

PCT COOPERATION TREATY

PCT

NOTIFICATION OF ELECTION

(PCT Rule 61.2)

From the INTERNATIONAL BUREAU

To:

Assistant Commissioner for Patents
United States Patent and Trademark
Office
Box PCT
Washington, D.C. 20231
ÉTATS-UNIS D'AMÉRIQUE

in its capacity as elected Office

Date of mailing (day/month/year) 18 January 2000 (18.01.00)	
International application No. PCT/DE99/01436	Applicant's or agent's file reference schwar9801.pct
International filing date (day/month/year) 10 May 1999 (10.05.99)	Priority date (day/month/year) 18 May 1998 (18.05.98)
Applicant SCHWARTE, Rudolf	

1. The designated Office is hereby notified of its election made:

☒ in the demand filed with the International Preliminary Examining Authority on:
09 December 1999 (09.12.99)

☐ in a notice effecting later election filed with the International Bureau on:

2. The election ☒ was
☐ was not

made before the expiration of 19 months from the priority date or, where Rule 32 applies, within the time limit under Rule 32.2(b).

The International Bureau of WIPO 34, chemin des Colombettes 1211 Geneva 20, Switzerland Facsimile No.: (41-22) 740.14.35	Authorized officer R. Forax Telephone No.: (41-22) 338.83.38
---	--

A. KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES

IPK 6 H01L27/146

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

B. RECHERCHIERTE GEBIETE

Recherchierte Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)

IPK 6 H01L G01S G01B

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der Internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

C. ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
A	DE 197 04 496 A (SCHWARTE RUDOLF PROF DR ING) 12. März 1998 (1998-03-12) in der Anmeldung erwähnt Seite 2, Zeile 3 -Seite 5, Zeile 14 Seite 5, Zeile 57 -Seite 6, Zeile 15 Seite 7, Zeile 44 -Seite 10, Zeile 15	1-23
A	SPIRIG T ET AL: "THE LOCK-IN CCD - TWO-DIMENSIONAL SYNCHRONOUS DETECTION OF LIGHT" IEEE JOURNAL OF QUANTUM ELECTRONICS, Bd. 31, Nr. 9, 1. September 1995 (1995-09-01), Seiten 1705-1708, XP000526180 ISSN: 0018-9197 — -/-	22,23



Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen



Siehe Anhang Patentfamilie

* Besondere Kategorien von angegebenen Veröffentlichungen :

"A" Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist

"E" älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist

"L" Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)

"O" Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht

"P" Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist

"T" Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist

"X" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden

"Y" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist

"Z" Veröffentlichung, die Mitglied derselben Patentfamilie ist

Datum des Abschlusses der Internationalen Recherche

21. Oktober 1999

Absendedatum des Internationalen Recherchenberichts

29/10/1999

Name und Postanschrift der Internationalen Recherchenbehörde
Europäisches Patentamt, P.B. 5818 Patentaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3018

Bevollmächtigter Beauftragter

Jacquin, J

C.(Fortsetzung) ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
A	US 4 826 312 A (LAMBETH DAVID N) 2. Mai 1989 (1989-05-02) Spalte 3, Zeile 34 - Zeile 57	1

INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No

PCT/DE 99/01436

Patent document cited in search report		Publication date	Patent family member(s)	Publication date
DE 19704496	A	12-03-1998	AU 4376197 A	26-03-1998
			WO 9810255 A	12-03-1998
US 4826312	A	02-05-1989	EP 0245448 A	19-11-1987
			JP 63501395 T	26-05-1988
			WO 8703140 A	21-05-1987

INTERNATIONAL SEARCH REPORT

International Application No

PC 1/DE 99/01436

A. CLASSIFICATION OF SUBJECT MATTER

IPC 6 H01L27/146

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)

IPC 6 H01L G01S G01B

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the International search (name of data base and, where practical, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	DE 197 04 496 A (SCHWARTE RUDOLF PROF DR ING) 12 March 1998 (1998-03-12) cited in the application page 2, line 3 -page 5, line 14 page 5, line 57 -page 6, line 15 page 7, line 44 -page 10, line 15 ---	1-23
A	SPIRIG T ET AL: "THE LOCK-IN CCD - TWO-DIMENSIONAL SYNCHRONOUS DETECTION OF LIGHT" IEEE JOURNAL OF QUANTUM ELECTRONICS, vol. 31, no. 9, 1 September 1995 (1995-09-01), pages 1705-1708, XP000526180 ISSN: 0018-9197 --- -/--	22, 23

☒ Further documents are listed in the continuation of box C.

☒ Patent family members are listed in annex.

* Special categories of cited documents:

- "A" document defining the general state of the art which is not considered to be of particular relevance
- "E" earlier document but published on or after the international filing date
- "L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)
- "O" document referring to an oral disclosure, use, exhibition or other means
- "P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.

"3" document member of the same patent family

Date of the actual completion of the international search

21 October 1999

Date of mailing of the international search report

29/10/1999

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Authorized officer

Jacquin, J

INTERNATIONAL SEARCH REPORT

International Application No

PC/DE 99/01436

C.(Continuation) DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	<p>US 4 826 312 A (LAMBETH DAVID N) 2 May 1989 (1989-05-02) column 3, line 34 - line 57 -----</p>	1

INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No

PCT/DE 99/01436

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
DE 19704496 A	12-03-1998	AU 4376197 A WO 9810255 A	26-03-1998 12-03-1998
US 4826312 A	02-05-1989	EP 0245448 A JP 63501395 T WO 8703140 A	19-11-1987 26-05-1988 21-05-1987

IN THE UNITED STATES PATENT AND TRADE MARK OFFICE

VERIFICATION OF TRANSLATION

I, Michael Wallace Richard Turner, Bachelor of Arts, Chartered Patent Attorney, European Patent Attorney, of 1 Horsefair Mews, Romsey, Hampshire SO51 8JG, England, do hereby declare that I am conversant with the English and German languages and that I am a competent translator thereof;

I verify that the attached English translation is a true and correct translation made by me of the attached specification in the German language of International Application PCT/DE99/01436;

I further declare that all statements made herein of my own knowledge are true and that all statements made on information and belief are believed to be true; and further that these statements were made with the knowledge that willful false statements and the like so made are punishable by fine or imprisonment or both under Section 1001 of Title 18 of the United States Code and that such willful false statements may jeopardize the validity of the application or any patent issued thereon.

Date: October 25, 2000

MWR Turner

M W R Turner

PATENT COOPERATION TREATY

PCT

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

(PCT Article 36 and Rule 70)

10

Applicant's or agent's file reference schwar9801.pct	FOR FURTHER ACTION See Notification of Transmittal of International Preliminary Examination Report (Form PCT/IPEA/416)	
International application No. PCT/DE99/01436	International filing date (day/month/year) 10 May 1999 (10.05.99)	Priority date (day/month/year) 18 May 1998 (18.05.98)
International Patent Classification (IPC) or national classification and IPC H01L 27/146		
Applicant SCHWARTE, Rudolf		

<p>1. This international preliminary examination report has been prepared by this International Preliminary Examining Authority and is transmitted to the applicant according to Article 36.</p> <p>2. This REPORT consists of a total of <u>6</u> sheets, including this cover sheet.</p> <p><input type="checkbox"/> This report is also accompanied by ANNEXES, i.e., sheets of the description, claims and/or drawings which have been amended and are the basis for this report and/or sheets containing rectifications made before this Authority (see Rule 70.16 and Section 607 of the Administrative Instructions under the PCT).</p> <p>These annexes consist of a total of _____ sheets.</p>	
<p>3. This report contains indications relating to the following items:</p> <p>I <input checked="" type="checkbox"/> Basis of the report</p> <p>II <input type="checkbox"/> Priority</p> <p>III <input type="checkbox"/> Non-establishment of opinion with regard to novelty, inventive step and industrial applicability</p> <p>IV <input type="checkbox"/> Lack of unity of invention</p> <p>V <input checked="" type="checkbox"/> Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement</p> <p>VI <input type="checkbox"/> Certain documents cited</p> <p>VII <input checked="" type="checkbox"/> Certain defects in the international application</p> <p>VIII <input checked="" type="checkbox"/> Certain observations on the international application</p>	

Date of submission of the demand 09 December 1999 (09.12.99)	Date of completion of this report 11 October 2000 (11.10.2000)
Name and mailing address of the IPEA/EP	Authorized officer
Facsimile No.	Telephone No.

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.

PCT/DE99/01436

I. Basis of the report

1. This report has been drawn on the basis of (*Replacement sheets which have been furnished to the receiving Office in response to an invitation under Article 14 are referred to in this report as "originally filed" and are not annexed to the report since they do not contain amendments.*):

- ☐ the international application as originally filed.
- ☒ the description, pages 1-15, as originally filed,
 pages _____, filed with the demand,
 pages _____, filed with the letter of _____,
 pages _____, filed with the letter of _____.
- ☒ the claims. Nos. 1-23, as originally filed.
 Nos. _____, as amended under Article 19.
 Nos. _____, filed with the demand,
 Nos. _____, filed with the letter of _____,
 Nos. _____, filed with the letter of _____.
- ☒ the drawings. sheets/fig 1/12-12/12, as originally filed,
 sheets/fig _____, filed with the demand,
 sheets/fig _____, filed with the letter of _____,
 sheets/fig _____, filed with the letter of _____.

2. The amendments have resulted in the cancellation of:

- ☐ the description. pages _____
- ☐ the claims. Nos. _____
- ☐ the drawings. sheets/fig _____

3. ☐ This report has been established as if (some of) the amendments had not been made, since they have been considered to go beyond the disclosure as filed, as indicated in the Supplemental Box (Rule 70.2(c)).

4. Additional observations, if necessary:

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.
PCT/DE 99/01436

V. Reasoned statement under Article 35(2) with regard to novelty, inventive step or industrial applicability; citations and explanations supporting such statement

1. Statement

Novelty (N)	Claims	1-23	YES
	Claims		NO
Inventive step (IS)	Claims		YES
	Claims	1, 19-21	NO
Industrial applicability (IA)	Claims	1-23	YES
	Claims		NO

2. Citations and explanations

1. The present application does not meet the requirements of PCT Article 33(3) because the subject matter of Claims 1 and 19-21 does not involve an inventive step.

1.1 Document D1 (DE-A-197 04 496), considered the closest prior art, discloses (cf. Figures 1, 8 and 9 and the accompanying text) a device with modulation photo gates and shaded accumulation gates (also designed as blocked pn diodes) for detecting the phase and amplitude of electromagnetic waves, said gates forming a plurality of pixels in a one-dimensional or two-dimensional arrangement (cf. Claims 5 and 20). In addition, the gates are provided with signal pre-processing electronics containing a readout device and a modulating device, wherein the potential of each of the modulation photo gates is raised and lowered relative to the other and relative to the potential of the accumulation gates.

The subject matter of Claim 1 thus differs from the known device only in that the arrangement takes the form of long, thin parallel strips. In this

connection, it is apparent to the average person skilled in the art that at least one-dimensional arrangements of such pixels can scarcely be organised any way other than in a linear array. Therefore, this measure involves little more than a simple modification of what is already known and thus cannot substantiate the presence of an inventive step.

- 1.2 Document D1 discloses a method for operating a photonic mixed element with 2-quadrant or 4-quadrant pixels (cf. page 9, lines 19-21) in which a scene to be imaged is illuminated with light modulated in accordance with a modulating function (cf. Claim 23).

In addition, modulation gates are modulated with respect to their arrangement relative to neighbouring gates in the pixel with different kinds of phase-displaced push-pull modulation functions (cf. Figures 8 and 9 and the accompanying text, for example, Formulas (1a) and (1b)), which are selected in connection with the modulation of the light.

The subject matter of Claim 21 thus differs from the known method only in that certain modulation functions (also known from D1 - cf. page 8, lines 6-58) are used. Making a selection such as this from a series of known alternatives is nothing more than routine experimentation for which an inventive step cannot be acknowledged.

- 1.3 The use (or applications?) of the device known from D1 in a camera and for obtaining or processing signals and suppressing noise - see Claims 19 and 20

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.

PCT/DE 99/01436

- is already mentioned in D1 (cf. Figure 11 and, for example, page 4, lines 31-50).

2. For these reasons, Claims 1 and 19-21 are not allowable.

INTERNATIONAL PRELIMINARY EXAMINATION REPORT

International application No.
PCT/DE 99/01436

VII. Certain defects in the international application

The following defects in the form or contents of the international application have been noted:

To meet the requirements of EPC Rule 29(1), the claim should be written in the two-part form with D1 as the closest prior art.

VIII. Certain observations on the international application

The following observations on the clarity of the claims, description, and drawings or on the question whether the claims are fully supported by the description, are made:

1. Some of the features in device Claim 1 (cf. which [...] raises and lowers the potential [...] relative to the other and relative to the potential of the accumulation gate) concern a method for using the device and not a definition of the device based on its technical features. Therefore, contrary to the requirements of PCT Article 6, the intended restrictions do not follow clearly from the claim.
2. The abbreviations "PMD-pixel" and "PLL", "DLL", "2Q-PD-DLL", "IQ-PD" and "PN" are vague and unclear and leave the reader uncertain as to the meaning of the technical features in question. Consequently, the definition of the subject matter of these claims is unclear (PCT Article 6).
3. The phrase "a plurality of modulation photo gates and accumulation gates are provided in the form of long, narrow parallel strips" used in Claim 1 is vague and imprecise since it is not possible to ascertain the spatial arrangement of the modulation photo gates and accumulation gates in the strip and in the pixel. Furthermore, it is not clear whether the individual gates should be arranged in a long, narrow and parallel manner relative to one another or whether the individual gates can have any desired form provided that, together, they make long narrow and parallel strips.

Since independent Claim 1 does not contain these features (see Claims 3-6 and 8), it does not meet

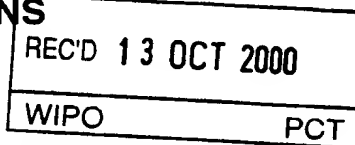
VIII. Certain observations on the international application

the requirement of PCT Article 6 in conjunction with PCT Rule 6.3(b), according to which every independent claim must contain all of the features essential to the definition of the invention.

4. With respect to the technical features of the invention, patent claims may not be based on features in parentheses - cf. Claim 1: (light-sensitive), Claim 9: (for example, K+), Claim 13: (4-quadrant operation) - PCT Article 6. Consequently, the parentheses should be removed.

VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS

PCT



INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

(Artikel 36 und Regel 70 PCT)

Aktenzeichen des Anmelders oder Anwalts schwar9801.pct	WEITERES VORGEHEN siehe Mitteilung über die Übersendung des internationalen vorläufigen Prüfungsbericht (Formblatt PCT/IPEA/416)	
Internationales Aktenzeichen PCT/DE99/01436	Internationales Anmeldedatum (Tag/Monat/Jahr) 10/05/1999	Prioritätsdatum (Tag/Monat/Tag) 18/05/1998
Internationale Patentklassifikation (IPK) oder nationale Klassifikation und IPK H01L27/146		
Anmelder SCHWARTE, Rudolf		



- Dieser internationale vorläufige Prüfungsbericht wurde von der mit der internationale vorläufigen Prüfung beauftragt Behörde erstellt und wird dem Anmelder gemäß Artikel 36 übermittelt.
- Dieser BERICHT umfaßt insgesamt 6 Blätter einschließlich dieses Deckblatts.

☐ Außerdem liegen dem Bericht ANLAGEN bei; dabei handelt es sich um Blätter mit Beschreibungen, Ansprüchen und/oder Zeichnungen, die geändert wurden und diesem Bericht zugrunde liegen, und/oder Blätter mit vor dieser Behörde vorgenommenen Berichtigungen (siehe Regel 70.16 und Abschnitt 607 der Verwaltungsrichtlinien zum PCT).

 Diese Anlagen umfassen insgesamt Blätter.

3. Dieser Bericht enthält Angaben zu folgenden Punkten:

- I ☒ Grundlage des Berichts
- II ☐ Priorität
- III ☐ Keine Erstellung eines Gutachtens über Neuheit, erfinderische Tätigkeit und gewerbliche Anwendbarkeit
- IV ☐ Mangelnde Einheitlichkeit der Erfindung
- V ☒ Begründete Feststellung nach Artikel 35(2) hinsichtlich der Neuheit, der erfinderische Tätigkeit und d r gewerbliche Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung
- VI ☐ Bestimmte angeführte Unterlagen
- VII ☒ Bestimmte Mängel der internationalen Anmeldung
- VIII ☒ Bestimmte Bemerkungen zur internationalen Anmeldung

Datum der Einreichung des Antrags 09/12/1999	Datum der Fertigstellung dieses Berichts 11.10.2000
Name und Postanschrift der mit der internationalen vorläufigen Prüfung beauftragten Behörde:  Europäisches Patentamt D-80298 München Tel. +49 89 2399 - 0 Tx: 523656 epmu d Fax: +49 89 2399 - 4465	Bevollmächtigter Bediensteter Kusztelan, L Tel. Nr. +49 89 2399 2479 

INTERNATIONALER VORLÄUFIGER PRÜFUNGSBERICHT

Internationales Aktenzeichen PCT/DE99/01436

I. Grundlage des Berichts

1. Dieser Bericht wurde erstellt auf der Grundlage (*Ersatzblätter, die dem Anmeldeamt auf eine Aufforderung nach Artikel 14 hin vorgelegt wurden, gelten im Rahmen dieses Berichts als "ursprünglich eingereicht" und sind ihm nicht beigelegt, weil sie keine Änderungen enthalten.*):

Beschreibung, Seiten:

1-15 ursprüngliche Fassung

Patentansprüche, Nr.:

1-23 ursprüngliche Fassung

Zeichnungen, Blätter:

1/12-12/12 ursprüngliche Fassung

2. Aufgrund der Änderungen sind folgende Unterlagen fortgefallen:

- ☐ Beschreibung, Seiten:
☐ Ansprüche, Nr.:
☐ Zeichnungen, Blatt:

3. ☐ Dieser Bericht ist ohne Berücksichtigung (von einigen) der Änderungen erstellt worden, da diese aus den angegebenen Gründen nach Auffassung der Behörde über den Offenbarungsgehalt in der ursprünglich eingereichten Fassung hinausgehen (Regel 70.2(c)):

4. Etwaige zusätzliche Bemerkungen:

V. Begründete Feststellung nach Artikel 35(2) hinsichtlich der Neuheit, der erfinderischen Tätigkeit und der gewerblichen Anwendbarkeit; Unterlagen und Erklärungen zur Stützung dieser Feststellung

1. Feststellung

Neuheit (N)	Ja: Ansprüche 1-23 Nein: Ansprüche
Erfinderische Tätigkeit (ET)	Ja: Ansprüche Nein: Ansprüche 1,19-21
Gewerbliche Anwendbarkeit (GA)	Ja: Ansprüche 1-23 Nein: Ansprüche

2. Unterlagen und Erklärungen

siehe Beiblatt

VII. Bestimmte Mängel der internationalen Anmeldung

Es wurde festgestellt, daß die internationale Anmeldung nach Form oder Inhalt folgende Mängel aufweist:

siehe Beiblatt

VIII. Bestimmte Bemerkungen zur internationalen Anmeldung

Zur Klarheit der Patentansprüche, der Beschreibung und der Zeichnungen oder zu der Frage, ob die Ansprüche in vollem Umfang durch die Beschreibung gestützt werden, ist folgendes zu bemerken:

siehe Beiblatt

Abschnitt V

1. Die vorliegende Anmeldung erfüllt nicht die Erfordernisse des Artikels 33(3) PCT, weil der Gegenstand der Ansprüche 1,19-21 nicht auf einer erfinderische Tätigkeit beruht.

- 1.1 Dokument D1 (DE19705596), das als nächstliegender Stand der Technik angesehen wird, offenbart (vgl. die Figuren 1,8 und 9 und den dazugehörigen Text) eine Vorrichtung mit Modulationsphotogates und abgeschatteter Akkumulationsgates (auch als gesperrte pn-Dioden ausgebildet) zur Erfassung von Phase und Amplitude elektromagnetischer Wellen, welche Gates eine Mehrzahl von Pixeln in einer eindimensionalen oder zweidimensionalen Anordnung bilden (vgl. die Ansprüche 5 und 20). Ferner sind die Gates mit einer Signalvorverarbeitungselektronik ausgestattet, die eine Ausleseeinrichtung und eine Moduliereinrichtung enthält, wobei das Potential der Modulationsphotogates relative zueinander und relativ zu dem Potential der Akkumulationsgates angehoben und abgesenkt wird.

Der Gegenstand des Anspruchs 1 unterscheidet sich also von dem bekannten Vorrichtung nur dadurch, daß die Anordnung in Form langer und schmaler paralleler Streifen ausgebildet ist. In diesem Zusammenhang ist es für den Durchschnittsfachmann erkennbar, daß zumindest eindimensionale Anordnungen von solcher Pixeln kaum anders als in einem linearen Array ausgelegt sein könnten. Damit liegt diese Maßnahme im Bereich einfacher handwerklicher Abwandlung des Bekannten und kann somit das Vorliegen einer erfinderischen Tätigkeit nicht begründen.

- 1.2 Dokument D1 offenbart ein Verfahren zum Betreiben eines photonisches Mischelementes mit 2 Quadraten oder 4-Quadraten-Pixels der Pixel (vgl. Seite 9, Zeile 19-21) in dem eine abzubildende Szene mit einem entsprechend einer Modulationsfunktion modulierten Licht beleuchtet wird (vgl. Anspruch 23).

Ferner sind Modulationsgates in Bezug auf ihrer Anordnung zu benachbarten Gates in der Pixel mit verschiedener Arten von phasenversetzten Gegentakt- Modulationsfunktionen moduliert werden (vgl. die Figuren 8 und 9 und den dazugehörigen Text, z.B. die Formeln (1a) und (1b), welche in Zusammenhang mit der Modulation des Lichtes ausgewählt werden.

Der Gegenstand des Anspruchs 21 unterscheidet sich also von dem bekannten Verfahren nur dadurch, daß bestimmte Modulationsfunktionen (auch aus D1 bekannt, vgl. Seite 8, Zeile 6-58) eingesetzt sind. Eine solche Auswahl unter eine Reihe bekannter Alternativen gehört zu routinemäßigen Erprobungen, wobei das Vorliegen einer erfinderischen Tätigkeit zu verneinen ist.

1.3 Die Verwendung (oder Anwendungen ?) der aus D1 bekannten Vorrichtung in einer Kamera und zur Signalgewinnung, -Verarbeitung und Rauschunterdrückung, siehe die Ansprüche 19 und 20, sind schon in D1 erwähnt worden (vgl. Figur 11 und z.B. Seite 4, Zeile 31-50)

2. Aus vorstehenden Gründen sind die Ansprüche 1, 19-21 nicht gewährbar.

Abschnitt VIII

1. Einige der Merkmale in dem Vorrichtungsanspruch 1 (vgl. welche das Potential ... relative zueinander und relativ zu dem Potential der Akkumulationsgates ... anhebt und absenkt) beziehen sich auf ein Verfahren zur Verwendung der Vorrichtung und nicht auf die Definition der Vorrichtung anhand ihrer technischen Merkmale. Die beabsichtigten Einschränkungen gehen daher im Widerspruch zu den Erfordernissen des Artikels 6 PCT nicht klar aus dem Anspruch hervor.

2. Die in den Ansprüchen 1,17,19,22 und 23 benutzte Abkürzungen "PMD-Pixel" und "PLL", "DLL", "2Q-PD-DLL", "IQ-PD" und "PN" sind vage und

unklar und lassen den Leser über die Bedeutung der betreffenden technischen Merkmale im Ungewissen. Dies hat zur Folge, daß die Definition des Gegenstands dieser Ansprüche nicht klar ist (Artikel 6 PCT).

3. Die in Anspruch 1 benutzte Begriffe "mehrere Modulationsphotogates und Akkumulationsgates in Form langer und schmaler, paralleler Streifen vorgesehen sind" sind vage und unbestimmt, da die räumliche Anordnung der Modulationsphotogates und Akkumulationsgates in der Streife und in dem Pixel, nicht festgestellt werden kann. Außerdem ist nicht zu entnehmen ob die einzelnen Gates lang, smal und parallel zueinander angeordnet sein sollten oder ob die individuelle Gates beliebige Gestaltungen haben kann, wobei sie insgesamt in Form langer und smaler, paralleler Streifen ausgebildet werden.

Da der unabhängige Anspruch 1 diese Merkmale nicht enthält (siehe die Ansprüche 3-6 und 8), entspricht er nicht dem Erfordernis des Artikels 6 PCT in Verbindung mit Regel 6.3 b) PCT, daß jeder unabhängige Anspruch alle technischen Merkmale enthalten muß, die für die Definition der Erfindung wesentlich sind.

4. Patentansprüche dürfen sich, hinsichtlich der technischen Merkmale der Erfindung nicht auf Merkmale in Klammern stützen vgl. Anspruch 1: (lichtempfindlichen), Anspruch 9 (z.B. K+), Anspruch 13 (4Quadranten-Betrieb), Art.6 PCT. Daher sollten diese Klammern entfernt werden.

Abschnitt VII

Um die Erfordernisse der Regel 29(1) EPÜ zu erfüllen, sollte der Anspruch in der zweiteiligen Form mit D1 als nächstliegenden Stand der Technik abgefaßt werden.

PCT

WELTORGANISATION FÜR GEISTIGES EIGENTUM
Internationales Büro



INTERNATIONALE ANMELDUNG VERÖFFENTLICHT NACH DEM VERTRAG ÜBER DIE
INTERNATIONALE ZUSAMMENARBEIT AUF DEM GEBIET DES PATENTWESENS (PCT)

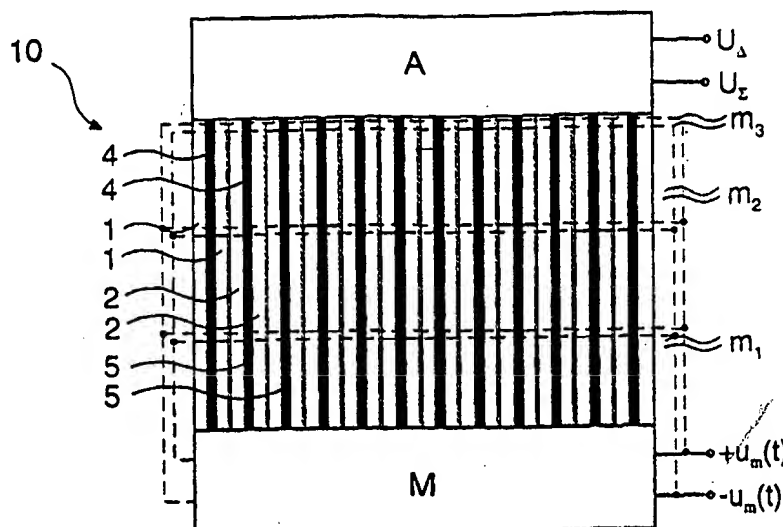
(51) Internationale Patentklassifikation ⁶ : H01L 27/146		A1	(11) Internationale Veröffentlichungsnummer: WO 99/60629
		(43) Internationales Veröffentlichungsdatum:	25. November 1999 (25.11.99)
(21) Internationales Aktenzeichen: PCT/DE99/01436 (22) Internationales Anmeldedatum: 10. Mai 1999 (10.05.99) (30) Prioritätsdaten: 198 21 974.1 18. Mai 1998 (18.05.98) DE (71)(72) Anmelder und Erfinder: SCHWARTE, Rudolf [DE/DE]; Kreuztaler Strasse 56, D-57250 Netphen (DE). (74) Anwalt: WEBER, SEIFFERT, LIEKE; Gus- tav-Freytag-Strasse 25, Postfach 61 45, D-65051 Wiesbaden (DE).		(81) Bestimmungsstaaten: AL, AM, AT, AU, AZ, BA, BB, BG, BR, BY, CA, CN, CU, CZ, DK, EE, ES, FI, GB, GE, GH, GM, HR, HU, ID, IL, IN, IS, JP, KE, KG, KP, KR, KZ, LC, LK, LR, LS, LT, LU, LV, MD, MG, MK, MN, MW, MX, NO, NZ, PL, PT, RO, RU, SD, SE, SG, SI, SK, SL, TJ, TM, TR, TT, UA, UG, US, UZ, VN, YU, ZA, ZW, ARIPO Patent (GH, GM, KE, LS, MW, SD, SL, SZ, UG, ZW), eurasisches Patent (AM, AZ, BY, KG, KZ, MD, RU, TJ, TM), europäisches Patent (AT, BE, CH, CY, DE, DK, ES, FI, FR, GB, GR, IE, IT, LU, MC, NL, PT, SE), OAPI Patent (BF, BJ, CF, CG, CI, CM, GA, GN, GW, ML, MR, NE, SN, TD, TG). Veröffentlicht Mit internationalem Recherchenbericht. Vor Ablauf der für Änderungen der Ansprüche zugelassenen Frist; Veröffentlichung wird wiederholt falls Änderungen eintreffen.	

(54) Title: DEVICE AND METHOD FOR DETECTING THE PHASE AND AMPLITUDE OF ELECTROMAGNETIC WAVES

(54) Bezeichnung: VORRICHTUNG UND VERFAHREN ZUR ERFASSUNG VON PHASE UND AMPLITUDE ELEKTROMAGNETISCHER WELLEN

(57) Abstract

The invention relates to a device for detecting the phase and amplitude of electromagnetic waves. The device comprises at least two modulation photo gates (1, 2) which are sensitive to the electromagnetic waves. The device also comprises accumulation gates (4, 5) which are assigned to said modulation photo gates and which are not photosensitive, and has electric connections for the modulation photo gates (1, 2) and for the accumulation gates (4, 5) such that the latter can be connected to a readout device and the previous can be connected to a modulating device. Said modulating device increases and decreases the potential of the modulation photo gates (1, 2) in relation to one another and in relation to the preferably constant potential of the accumulation gates (4, 5) corresponding to a desired modulation function. The invention provides that a plurality of modulation photo gates (1, 2) and accumulation gates (4, 5) are provided in the shape of long and narrow, parallel strips which form a PMD pixel in groups.



(57) Zusammenfassung

Die vorliegende Erfindung betrifft eine Vorrichtung zum Erfassen von Phase und Amplitude elektromagnetischer Wellen, mit mindestens zwei für die elektromagnetischen Wellen empfindlichen Modulationsphotogates (1, 2) und diesen zugeordnete, nicht lichtempfindliche Akkumulationsgates (4, 5), und mit elektrischen Anschlüssen für die Modulationsphotogates (1, 2) und die Akkumulationsgates (4, 5), so daß letztere mit einer Ausleseeinrichtung und erstere mit einer Moduliereinrichtung verbindbar sind, welche das Potential der Modulationsphotogates (1, 2) relativ zueinander und relativ zu dem, vorzugsweise konstanten, Potential der Akkumulationsgates (4, 5) entsprechend einer gewünschten Modulationsfunktion anhebt und absenkt. Es wird erfindungsgemäß vorgeschlagen, daß mehrere Modulationsphotogates (1, 2) und Akkumulationsgates (4, 5) in Form langer und schmaler, paralleler Streifen vorgesehen sind, die gruppenweise ein PMD-Pixel bilden.

LEDIGLICH ZUR INFORMATION

Codes zur Identifizierung von PCT-Vertragsstaaten auf den Kopfbögen der Schriften, die internationale Anmeldungen gemäss dem PCT veröffentlichen.

AL	Albanien	ES	Spanien	LS	Lesotho	SI	Slowenien
AM	Armenien	FI	Finnland	LT	Litauen	SK	Slowakei
AT	Österreich	FR	Frankreich	LU	Luxemburg	SN	Senegal
AU	Australien	GA	Gabun	LV	Lettland	SZ	Swasiland
AZ	Aserbaidshan	GB	Vereinigtes Königreich	MC	Monaco	TD	Tschad
BA	Bosnien-Herzegowina	GE	Georgien	MD	Republik Moldau	TG	Togo
BB	Barbados	GH	Ghana	MG	Madagaskar	TJ	Tadschikistan
BE	Belgien	GN	Guinea	MK	Die ehemalige jugoslawische Republik Mazedonien	TM	Turkmenistan
BF	Burkina Faso	GR	Griechenland	ML	Mali	TR	Türkei
BG	Bulgarien	HU	Ungarn	MN	Mongolei	TT	Trinidad und Tobago
BJ	Benin	IE	Irland	MR	Mauretanien	UA	Ukraine
BR	Brasilien	IL	Israel	MW	Malawi	UG	Uganda
BY	Belarus	IS	Island	MX	Mexiko	US	Vereinigte Staaten von Amerika
CA	Kanada	IT	Italien	NE	Niger	UZ	Usbekistan
CF	Zentralafrikanische Republik	JP	Japan	NL	Niederlande	VN	Vietnam
CG	Kongo	KE	Kenia	NO	Norwegen	YU	Jugoslawien
CH	Schweiz	KG	Kirgisistan	NZ	Neuseeland	ZW	Zimbabwe
CI	Côte d'Ivoire	KP	Demokratische Volksrepublik Korea	PL	Polen		
CM	Kamerun	KR	Republik Korea	PT	Portugal		
CN	China	KZ	Kasachstan	RO	Rumänien		
CU	Kuba	LC	St. Lucia	RU	Russische Föderation		
CZ	Tschechische Republik	LI	Liechtenstein	SD	Sudan		
DE	Deutschland	LK	Sri Lanka	SE	Schweden		
DK	Dänemark	LR	Liberia	SG	Singapur		
EE	Estland						

Vorrichtung und Verfahren zur Erfassung von Phase und
Amplitude elektromagnetischer Wellen

Die vorliegende Erfindung betrifft eine Vorrichtung zum Erfassen von Phase und Amplitude elektromagnetischer Wellen, und zwar vorzugsweise im optischen sowie im nahen Infrarot- und Ultraviolett-Bereich, mit mindestens zwei für die elektromagnetischen Wellen empfindlichen (bzw. lichtempfindlichen) Modulationsphotogates und mit diesen zugeordneten, nicht lichtempfindlichen bzw. abgeschatteten Akkumulationsgates, sowie mit elektrischen Anschlüssen für die Modulationsphotogates und die Akkumulationsgates, so daß letztere mit einer Ausleseeinrichtung und erstere mit einer Modulationseinrichtung verbindbar sind, wobei die Modulationseinrichtung das Potential der Modulationsphotogates relativ zueinander und auch relativ zu dem, vorzugsweise konstanten, Potential der Akkumulationsgates entsprechend einer gewünschten Modulationsfunktion anhebt oder absenkt.

Eine solche Vorrichtung ist unter dem Begriff "Photomischdetektor" (abgekürzt PMD) aus den deutschen Patentanmeldungen n 196 35 932.5, 197 04 496.4 und der auf den beiden vorgenannten Anmeldungen beruhenden internationalen Patentanmeldung PCT/DE97/01956 bekannt geworden.

Die vorgenannten Anmeldungen gehen auf denselben Erfinder zurück und sind für den Anmelder der vorliegenden Anmeldung eingereicht worden, und es wird auf die gesamte Offenbarung dieser Voranmeldungen Bezug genommen, soweit darin die grundsätzliche Funktionsweise, der Betrieb und die Anwendungsmöglichkeiten von Photomischdetektoren beschrieben sind. Die vorliegende Anmeldung erläutert daher nicht diese grundlegenden Funktionen von Photomischdetektoren, sondern befaßt sich in erster Linie mit speziellen Ausgestaltungen und Anwendungen von Photomischdetektoren, durch welche die bereits bekannten Elemente optimiert werden.

Die bekannten PMDs sind aufgrund des inhärenten Mischprozesses, der beim Empfang des von einem Objekt ausgesandten oder reflektierten, modulierten Lichtes durch die mit der gleichen Modulationsfunktion modulierten Modulationsphotogates vorgenommen wird, in der Lage, unmittelbar die Laufzeit der von dem Objekt reflektierten elektromagnetischen Wellen zu erfassen und damit neben der lateralen Ortsauflösung, die mit Hilfe einer entsprechenden Optik wie bei herkömmlichen Kameras sichergestellt ist, gleichzeitig auch Abstandsinformationen über die aufgenommenen Bildelemente zu erhalten. Diese PMDs ermöglichen also eine direkte dreidimensionale Vermessung von Oberflächen, ohne daß aufwendige Auswertungen und Aufnahmen unter verschiedenen Winkeln erforderlich sind.

Um bei den bekannten PMDs eine hinreichende Empfindlichkeit und Tiefenauflösung zu erhalten, müssen die Pixelflächen genügend groß sein, damit während der Aufnahmedauer eines Einzelbildes von den verschiedenen Flächenbereichen des Objektes genügend elektromagnetische Strahlung empfangen wird und eine dementsprechende Anzahl von Ladungsträgern in dem photoempfindlichen Material entsteht, da letztlich über die unterschiedliche Zahl von Ladungsträgern, die zu unterschiedlichen Zeitpunkten an den Modulationsphotogates entstehen und über die unmittelbar angrenzenden Akkumulationsgates gesammelt werden, die Abstandsinformation gewonnen wird.

Dies bedingt eine gewisse Mindestgröße in der Fläche der einzelnen Pixel. Probleme können bei den herkömmlichen PMDs auch dadurch entstehen, daß sehr scharfe Hell-Dunkel-Grenzen des Objektes abgebildet werden. Wenn eine solche Hell-Dunkel-Grenze zufällig auf den Grenzbereich zwischen benachbarten Modulationsphotogates fällt, so täuscht die unterschiedliche Anzahl von Ladungsträgern an den benachbarten Akkumulationsgates und damit ein Korrelationsergebnis vor, das zu einer falschen Interpretation im Sinne einer Tiefeninformation führt.

Darüber hinaus sind die Laufzeiten in derartigen, relativ großflächigen lichtempfindlichen Pixelelementen vergleichsweise lang, so daß die Bandbreite bzw. der Grenzwert der Modulationsfrequenz üblicherweise nur im Bereich von einigen Megahertz bis maximal 100 MHz liegt. Insbesondere für die Verwendung entsprechender photoempfindlicher Detektoren, zum Beispiel in der Optoelektronik und der optischen Signalübertragung, sind Bandbreiten von mindestens 1 GHz erwünscht.

Außerdem ist eine höhere Funktionalität und ein flexibler Einsatz der PMD-Pixel und PMD-Arrays für unterschiedliche Anwendungen, z.B. Realisierung unterschiedlicher Betriebsmodi mit den gleichen Pixeln insbesondere aus wirtschaftlichen Gründen erwünscht.

In Anbetracht des Vorstehenden ist es Aufgabe der vorliegenden Erfindung, eine Vorrichtung zum Erfassen von Phase und Amplitude elektromagnetischer Wellen mit den eingangs genannten Merkmalen zu schaffen, welche eine deutlich verbesserte Bandbreite hat, bei welcher darüber hinaus Fehlinterpretationen von Hell-Dunkel-Grenzen auf abgebildeten Oberflächen weniger wahrscheinlich oder sogar ausgeschlossen sind und bei welcher eine höhere Funktionalität und Wirtschaftlichkeit in praktischen Anwendungen erreicht wird.

Diese Aufgabe wird dadurch gelöst, daß die Modulationsphotogates ebenso wie die Akkumulationsgates in Form langer und schmaler, paralleler Streifen nebeneinander vorgesehen sind, die gruppenweise ein PMD-Pixel bilden und wobei die Akkumulationsgates als Auslesedioden ausgebildet sind.

Diese Ausbildung der Modulationsphotogates und der Akkumulationsgates als schmale, lange Streifen und ihre Anordnung parallel unmittelbar nebeneinander führt zu sehr kurzen Kanallängen der Gates. (Die Modulationsgate-Streifenbreite wird von der MOS-Transistortechnik her als Gatelänge bezeichnet). Die in bzw. unter den Modulationsphotogates erzeugten freien Ladungsträger driften lediglich quer zur Streifenrichtung um den kurzen Abstand der Gatelänge zu dem angrenzenden Akkumulationsgate, wobei diese Drift durch ein entsprechendes elektrisches Feld seitens der Modulationsspannung an den Modulationsphotogates unterstützt wird. Die Driftzeiten sinken dadurch z.B. unter 1 Nanosekunde, so daß dementsprechend eine nutzbare Modulationsbandbreite von 1 GHz erreichbar ist. Auch wenn die einzelnen Streifen der Modulationsphotogates und auch der Akkumulationsgates relativ schmal sind, so können sie dennoch durch ihre entsprechende Länge eine hinreichend große, lichtempfindliche Fläche bieten und darüber hinaus können selbstverständlich mehrere abwechselnd angeordnete, streifenförmige Modulationsphotogates und Akkumulationsgates nahezu unter Verdopplung des optischen Füllfaktors zu einer Einheit

zusammengeschaltet werden. Auf diese Weise können durch derartige Streifenstrukturen nahezu beliebige Pixelformen und Pixelgrößen ohne Einschränkung der Modulationsbandbreite realisiert werden.

In der bevorzugten Ausführungsform der Erfindung ist vorgesehen, daß die einzelnen Modulationsphotogates eine Breite haben, die größer ist als die der jeweils angrenzenden Akkumulationsgates, wobei außerdem die Breite der Modulationsphotogates nach Möglichkeit kleiner sein sollte als die Beugungsgrenze der abbildenden Optik für das von diesen Elementen erfaßten, modulierten Lichtes, und vorzugsweise in der Größenordnung der Wellenlänge oder weniger Wellenlängen dieses Lichtes bzw. dieser elektromagnetischen Welle betragen sollte. Dies führt dazu, daß aufgrund von Beugungseffekten scharfe Hell-Dunkel-Grenzen nicht mehr zufällig auf den Bereich zwischen zwei benachbarten, im Gegentakt modulierten Modulationsphotogates verlaufen können. Vielmehr führen die kleinen Abmessungen der Modulationsphotogates in Querrichtung dazu, daß eine Schatten- oder Hell-Dunkel-Grenze über die volle Breite dieser Gates verschmiert sein muß, so daß beide benachbarte Gates gleichermaßen noch mit Licht beaufschlagt werden. Außerdem ist es bei sehr langen, entsprechend schmalen Modulationsphotogates ohnehin sehr unwahrscheinlich, daß eine Hell-Dunkel-Grenze exakt parallel zur Richtung dieser Streifen verläuft. Bei der geringsten Neigung relativ zu den Streifen werden jedoch auf jeden Fall die beiden im Gegentakt modulierten, benachbarten Modulationsphotogates im wesentlichen gleichermaßen mit Licht aus dem hellen und dem dunklen Abschnitt des jeweils abgebildeten Objektes beaufschlagt.

Die Streifenlänge der Modulationsphotogates und auch der Akkumulationsgates sollte nach Möglichkeit mindestens das Zehnfache bis Hundertfache von deren Breite betragen. Die Breite der aus mehreren Modulationsphotogates und Akkumulationsgates gebildeten Pixel sollte insgesamt in etwa in der gleichen Größenordnung liegen wie die Länge, was bedeutet, daß etwa 10 - 100 Streifen nebeneinander anzuordnen sind, von denen ca. ein Drittel Akkumulationsgates und ca. zwei Drittel Modulationsphotogates sind. In einer anderen Ausführungsform der Erfindung können jedoch zur Verbesserung des Potentialverlaufs zwischen zwei Akkumulationsgates auch jeweils drei oder gar mehr Modulationsphotogates in Form entsprechender Streifen angeordnet sein, wobei das mittlere Modulationsphotogate unmoduliert sein sollte. Bevorzugt ist außerdem eine Ausführungsform der Erfindung, bei welcher sich in Querrichtung zu den Streifen bei einem Pixel immer zwei Modulationsphotogatestreifen mit einem Akkumulationsgatestreifen abwechseln, wobei die beiden unmittelbar nebeneinander angeordneten Modulationsphotogates so geschaltet sind, daß ihr Potential im Gegentakt zueinander moduliert werden kann, wobei die Akkumulationsgates jeweils ein vorzugsweise konstantes, niedrigeres Energiepotential haben, d.h. z.B. positives

Potential für die Photoelektronen, was bewirkt, daß die unter den beiden Modulationsphotogates erzeugten Ladungsträger überwiegend zur Seite desjenigen Modulationsphotogates driften, welches den niedrigen Energiepotentialwert annimmt und von dort zu dem auf dieser Seite der beiden Streifen angeordneten Akkumulationsgate gelangen. Dabei sind die beiden Modulationsphotogatestreifen, welche jeweils beidseitig eines Akkumulationsgates angeordnet sind, im Gleichtakt moduliert, d.h. zu einem gegebenen Zeitpunkt erhält ein Akkumulationsgate Ladungsträger gleichzeitig von beiden ihm benachbarten Modulationsphotogatestreifen, während das jeweils benachbarte Akkumulationsgate zu zwei Modulationsphotogatestreifen benachbart ist, die sich zu diesem Zeitpunkt gerade auf einem höheren Potential befinden, so daß nur sehr wenige Ladungsträger zu diesem Akkumulationsgate gelangen. Dementsprechend ist auch jeweils jedes zweite Akkumulationsgate mit ein und derselben Ausleseleitung verbunden und die verbleibenden Akkumulationsgates sind mit einer anderen Ausleseleitung verbunden, wobei das Summensignal dieser beiden Leitungen die Amplitude des empfangenen Lichtes wiedergibt, während das Differenzsignal unmittelbar den Wert des Korrelationssignales angibt, das sich aus der Modulation des empfangenen Lichtes und der gleichzeitigen Modulation mit derselben Modulationsfunktion der unmittelbar benachbarten Modulationsphotogates im Gegentakt ergibt. Völlig analog geschieht dies auch im Falle der Verwendung eines dritten Modulationsphotogates, welches zusätzlich zwischen den beiden erwähnten Modulationsphotogates anzuordnen wäre und welches sich zum Beispiel auf einem konstanten mittleren Potential befinden könnte, während die beiden benachbarten Photogates mit der Modulationsspannung im Gegentakt relativ zu dem mittleren Gate angehoben und abgesenkt werden könnten. Hierdurch kann der Potentialverlauf noch etwas geglättet und die Effizienz bei der einseitigen Verschiebung der Ladungsträger je nach dem aktuellen Wert der Modulationsspannung gesteigert werden.

Erfindungsgemäß werden die Akkumulationsgates als Auslesedioden ausgeführt.

Im möglichen Spannungsauslesemodus werden die gemäß der Gegentakt-Modulationsspannungen verteilten Photoladungen auf den Kapazitäten der Akkumulationsgates – in diesem Fall auf den Sperrschichtkapazitäten der in Sperrichtung gepolten Auslesedioden (z.B. pn-Dioden oder Schottky-Dioden) - gespeichert und mit einer hochohmigen Auslesevorrichtung ermittelt.

Im hier bevorzugten Stromauslesemodus wird die ankommende Photoladung bei praktisch unverändertem Potential der Ausleseelektrode unmittelbar an die Ausleseschaltung weitergegeben.

Da bei den gegenwärtig für die Anwendungen dieser Erfindung aktuellen Halbleitermaterialien die Elektronenbeweglichkeit größer ist als die der Löcher bzw. Defektelektronen, werden

vorzugsweise Photoelektronen durch die Modulationsphotogate richtungsmoduliert und gemäß der Modulationsspannung auf die Akkumulationsgates bzw. Auslesedioden verteilt. In diesem Fall liegen die Anoden der Auslesedioden vorzugsweise auf gemeinsamem Massepotential, während die Kathoden auf positivem Potential liegen und als Ausleseelektroden K_+ bzw. K_- mit der Ausleseschaltung verbunden sind.

Die zuvor erläuterten zwei Arten von Akkumulationsgates K_+ bzw. K_- wechseln einander in einer Gruppe erfindungsgemäß parallel operierender Akkumulatorgates und Modulationsphotogates, die ein neuartiges erfindungsgemäßes PMD-Pixel höchster Bandbreite bilden, in einer Weise ab, bei der z.B. eine positive Modulationsphotogatespannung zu einer Photoladungsanreicherung an den K_+ -Akkumulationsgates bzw. zu einer Photoladungsverarmung an den K_- -Akkumulationsgates führt, wobei die Akkumulatorgates durch die zweiseitigen Ladungsakkumulation doppelt genutzt werden und den pixelinternen optischen Füllgrad nahezu verdoppeln und die parasitären Kapazitäten merklich verringern.

In einer bevorzugten Ausführungsform der Erfindung sind zwei jeweils aus mehreren parallelen Streifen aus Modulationsphotogates und Akkumulationsgates bestehende Pixel unmittelbar nebeneinander angeordnet, hier als 2 Quadraturen-Pixel bezeichnet. Hierbei ist darauf hinzuweisen ist, daß die Pixel in Querrichtung jeweils durch ein einzelnes, in dieser Richtung an den letzten Akkumulationsgatestreifen anschließendes Modulationsphotogate abgeschlossen werden und nicht durch ein Paar, wie dies zwischen den Akkumulationsgates der Fall ist. Werden zwei solche Pixel unmittelbar nebeneinander angeordnet, so kommen diese beiden Endstreifen, die jeweils ein Modulationsphotogate je eines der beiden Pixel bilden, nebeneinander zu liegen und die beiden an sich getrennten Pixel können nunmehr so moduliert werden, daß die beiden nebeneinanderliegenden Modulationsphotogates im Gegentakt zueinander moduliert werden, was effektiv darauf hinausläuft, daß man die Pixelfläche verdoppelt bei gleicher Modulationsspannung und -phase hat und aus den zwei einzelnen Pixeln ein einheitliches, größeres Pixel gebildet hat. Da aber bei dieser Ausführungsform die beiden Hälften dieses größeren Pixels im Prinzip unabhängig voneinander moduliert werden können, kann man ebenso gut auch die Modulationsfunktion bei dem einen Pixel um 90° oder eine geeignete Verzögerung T_0 gegenüber dem anderen Pixel in der Phase bzw. Laufzeit versetzen. Dies führt dazu, daß gleichzeitig In-Phase- und Quadratur-Signale gemessen werden, so daß man dadurch die vollständige Information über die Phasenlage der Korrelationsfunktion parallel und gleichzeitig erhält.

Die Akkumulationsgateanschlüsse sind dabei zweckmäßigerweise jeweils an der Stirnseite eines der Pixel vorgesehen. Die Modulationsphotogateanschlüsse sind vorzugsweise als

Gegentaktstreifenleitungen von der von beiden Stirnseiten bzw. Streifenenden der Pixelflächen her vorgesehen, und zwar vor allem bei besonders langen Streifen zusätzlich durch quer verlaufende Gegentaktstreifenlängen jeweils mehrfach und in gleichen Abständen. Man vermeidet dadurch, daß aufgrund des elektrischen Flächenwiderstandes der Modulationsphotogates das Modulationssignal über die Länge des Gates gedämpft und verformt wird, so daß auch die ermittelte Korrelationsfunktion entsprechend verformt wird.

Besonders bevorzugt ist eine Ausführungsform der Erfindung, bei welcher vier Pixel in einem Rechteck oder Quadrat angeordnet sind und eine Einheit bilden, und zwar derart, daß die Streifen von in dem Quadrat oder Rechteck jeweils diagonal zueinander angeordneten Pixeln parallel zueinander verlaufen, während die Streifen der unmittelbar benachbart liegenden Pixel senkrecht zueinander verlaufen, wodurch insbesondere störende gegenseitige Überkopplungen weitgehend vermieden werden. Diese Ausführungsform wird hier als 4 Quadranten (4Q)-PMD-Pixel bezeichnet. Wenn die Pixel selbst quadratisch sind, so ist auch das aus den vier Quadranten zusammengesetzte Pixelelement quadratisch und man kann durch Phasenverschiebung der Modulation zwischen diagonal gegenüberliegenden Pixeln jeweils die Gegentaktkorrelationswerte der In-Phase- und Quadratur-Signale gleichzeitig erfassen.

Weiterhin ist eine Ausführungsform der Erfindung bevorzugt, bei welcher über den Modulationsphotogates und den Akkumulationsgates entsprechende, streifenförmige Linsen, konkret also Zylinderlinsen, angeordnet werden, die das auf die Linsen auftreffende Licht auf die Modulationsphotogates bündeln, so daß auch die von den nicht lichtempfindlichen Akkumulationsgates beanspruchten Oberflächenanteile effektiv noch zu der Lichtausbeute beitragen. Wenn das eingekoppelte modulierte Licht relativ schmalbandig ist, kann die Streifenstruktur für eine mittlere Wellenlänge dieses Lichts so dimensioniert werden, daß der Einkopplungsfaktor gemäß der Wellentheorie merklich größer, bzw. der Reflektionsfaktor merklich kleiner ist, als es den Reflektionsfaktoren gemäß der geometrischen Optik entspricht. Dabei kann eine Vergütung der Modulationsphotogates einbezogen werden und eine solche Maßnahme unterstützen.

Mehrere Pixel können entweder zu einem linearen Array oder zu einem Matrixarray zusammengeschaltet werden, wobei auch dabei eine Ausführungsform bevorzugt ist, bei welcher über den einzelnen Pixeln Mikrolinsen angeordnet sind, die das einfallende Licht, welches teilweise auch auf Bereiche gerichtet ist, die zwischen den Pixeln liegen und nicht zur Auswertung beitragen, durch die Mikrolinsen auf die lichtempfindlichen Pixelflächen geleitet wird.

Ein 4Q-PMD-Pixel kann mit vierfach gleicher oder mit unterschiedlicher Modulation die Schwerpunkte der vier quadratischen Teilpixel vermessen und zugleich durch Mittelwertbildung aller 4 Korrelationswerte die Gesamtphase bzw. -laufzeit des 4Q-PMD-Pixels ermitteln. Die vier Einzelschwerpunktlaufzeiten liefern dabei den Gradienten oder Normalenvektor des abgebildeten Oberflächenelements und ermöglichen eine verbesserte Interpolation der zu vermessenden 3D-Oberfläche zwischen den benachbarten Pixeln eines Arrays.

Schließlich ist eine Ausführungsform der Erfindung besonders bevorzugt, bei welcher die Pixel, d.h. die einzelnen Photomodulationsgates und die Akkumulationsgates in CMOS-Technik realisiert sind. Dies ist eine sehr preiswerte und gut etablierte Technik, die eine Massenerstellung entsprechender Elemente ermöglicht und zugleich auch die Onchip- und Multichip-Modul-Integration der peripheren Elektronik wie Auswerteelektronik und Modulationselektronik erlaubt.

In CMOS-Technologie können sowohl konventionelle CMOS-Pixel mit 2D-Funktionalität (sog. 2D-Pixel) als auch PMD-Pixel mit 3D-Funktionalität (sog. 3D-Pixel) in einem linearen Array oder einem Matrixarray gemischt integriert werden. Dabei können die verschiedenen, insbesondere benachbarten Pixelinformationen in einer nachgeschalteten datenfusionierenden und interpolierenden Vorrichtung bezüglich einer schnellen Rekonstruktion des vollständigen 3D-Farb/Tiefenbildes mittels der Farbinformationen der 2D-Pixel und der 3D-Tiefen- und 2D-Grauwertinformationen der 3D-PMD-Pixel ausgewertet werden, was völlig neue Möglichkeiten in der optischen Meßtechnik und in der Automatisierung, Objektidentifikation, Sicherheitstechnik und Multimediatechnik schafft.

Weitere Vorteile, Merkmale und Anwendungsmöglichkeiten der vorliegenden Erfindung werden deutlich anhand der folgenden Beschreibung bevorzugter Ausführungsformen und der dazugehörigen Figuren. Es zeigen:

- Figur 1 eine Draufsicht auf ein Pixel gemäß einer ersten Ausführungsform der vorliegenden Erfindung,
- Figur 2 die Zusammenschaltung zweier benachbarter Pixel,
- Figur 3 einen Ausschnitt aus einem Querschnitt durch die in Figur 2 dargestellten Pixelelemente, mit einem Schnitt entlang der Linie III-II in Figur 2,
- Figur 4 eine vergrößerte Draufsicht von oben auf einen Ausschnitt des in Figur 2 dargestellten Doppelpixel bzw. 2 Quadranten-Pixel,
- Figur 5 ein n Schnitt quer zur Streifenrichtung durch ein Pixel in einer anderen

Ausführungsform der vorliegenden Erfindung mit jeweils drei Modulationsphotogates zwischen zwei Akkumulationsgates, sowie einer vergrabenen n-Schicht (buried n-layer) und mit im Isoliermaterial eingebetteten Modulationsphotogateelektroden

- Figur 6 eine Draufsicht auf die 3Gate-Struktur eines PMD-Pixels in Multi-Streifentechnik gemäß Figur 5 in einer Ansicht entsprechend Figur 4,
- Figur 7 eine perspektivische Ansicht eines Ausschnittes aus dem in den Figuren 5 und 6 dargestellten Pixels,
- Figur 8 vier mit unterschiedlichen Streifenausrichtungen zusammengeschaltete Pixelelemente, die eine Pixeleinheit für verschiedene Betriebsmodi bilden,
- Figur 9 ein Feld aus 2 x 4 Pixeln gemäß Figur 8,
- Figur 10 schematisch die Arbeitsweise einer 3D-Kamera, die aus einem größeren Feld von Pixelelementen analog zu Figur 9 aufgebaut ist,
- Figur 11 eine optische PLL-Schaltung bzw. DLL-Schaltung auf PMD-Basis für Lichtschranken, Laufzeitkameras und Datenlichtschranken mit optionaler Datensignalregeneration.
- Figur 12 eine Login-Verstärkerschaltung zur Messung von In-Phase- und Quadratur-Signalen sowie Signale mit Bandspreiztechnik insbesondere für hochempfindliche Datenlichtschranken, für Phasenlaufzeitmessungen und für die optische Datenübertragung vorzugsweise in optischen CDMA(Code Division Multiple Access)-Systemen sowie mit optionaler Datensignalregeneration,

Man erkennt im mittleren Teil der Figur 1 eine Reihe paralleler, vertikaler Streifen, wobei die hellen Streifen lichtempfindliche, semitransparente Modulationsphotogates wiedergeben, während die dunklen Streifen, die mit 4 und 5 bezeichnet sind, lichtundurchlässig abgedeckten Akkumulationsgates oder Auslesegates entsprechen. Die schmalen schwarzen senkrechten Streifen repräsentieren isolierende Trennflächen zwischen benachbarten Modulationsphotogates 1 und 2.

Die Modulationsphotogates sind hier durch die Bezugszahlen 1 und 2 unterschieden, weil die Modulationsphotogates mit der gleichen Bezugszahl 1 auch im Gleichtakt miteinander moduliert werden, während das Potential der wiederum mit der untereinander gleichen Bezugszahl 2 bezeichneten Modulationsphotogates zu den Modulationsphotogates 1 im Gegentakt moduliert werden. Mit M ist im unteren Teil schematisch die Modulationsschaltung, insbesondere die Modulationselektronik und -anschlüsse 8 der Modulationsspannungsversorgung wie-

dergegeben. Mit A sind im oberen Teil der Figur 1 schematisch die Ausleseschaltung insbesondere die Ausleseelektronik und -anschlüsse sowie eine Signalverarbeitung bezeichnet, die mit den Akkumulationsgates 4 bzw. 5 verbunden ist. Dabei werden alle Akkumulationsgates 4, d.h. jedes zweite Akkumulationsgate mit einer ersten, gemeinsamen Ausleseleitung verbunden und die dazwischen liegenden Akkumulationsgates 5 werden mit einer anderen, gemeinsamen Ausleseleitung verbunden. Die Ausleseschaltung ermittelt das Summensignal U_{Σ} und außerdem die Differenz U aus den Photoladungen der Akkumulationsgates 4 und 5.

U_{Σ} ist ein Maß für die Summe der zeitlich gemittelten gesamten Photoladungen, während U ein Maß für die Differenz der Photoladungen an den Akkumulationsgates 4 und 5 bzw. K_+ und K_- ist. Die Modulationsphotogates 1 sind zum Beispiel mit dem Spannungsanschluß $+U_m(t)$ verbunden, wenn die Modulationsphotogates 2 mit dem Spannungsanschluß $-U_m(t)$ verbunden sind. Die Modulationsspannung ist vorzugsweise eine Pseudoransch- bzw. Pseudonoise- oder aber auch eine Pseudorandom-Spannung, man könnte jedoch auch irgendein anderes codiertes Modulationssignal mit geeigneter, schmaler Korrelationsfunktion und einer hinreichenden Wortlänge verwenden.

Wenn die Modulationsphotogates 1 sich auf einem niedrigen Spannungsniveau befinden, während die Modulationsphotogates 2 auf einem hohen Spannungsniveau sind, so werden die Ladungsträger, im Ausführungsbeispiel von Fig. 3 und 4 Photoelektronen, überwiegend oder nahezu ausschließlich nur zu den Akkumulationsgates 4 geleitet, während die Akkumulationsgates 5 keine oder fast keine Ladungen aufsammeln. Wenn die Spannungsverhältnisse sich umkehren, die Modulationsphotogates 1 sich also auf hohem Potential befinden, während die Modulationsphotogates 2 auf niedrigem Potential sind, so fließen die Ladungsträger nahezu ausschließlich über die Akkumulationsgates 5 ab. Bei einer starken zeitlichen Variation der entstehenden Ladungsträger, die durch die mit derselben Funktion variierende Beleuchtung eines Objektes erzeugt wird, dessen Abbild von dem Pixel aufgenommen wird, erhält man dadurch auch die Information über den Zeitpunkt, zu welchem die Ladungsträger auf den lichtempfindlichen Flächen erzeugt wurden. Die Modulation der Modulationsphotogates mit derselben Modulationsfunktion, mit der auch die Beleuchtung des Objektes moduliert wird, liefert dann als Signal U die Korrelationsfunktion, die die Informationen über den Abstand des abgebildeten Bildelementes enthält.

Wie man sieht, sind die Streifen im Vergleich zu ihrer Länge sehr schmal, wobei in den Figuren die entsprechenden Verhältnisse nicht maßstabsgetreu wiedergegeben sind. Vielmehr sind in der Praxis die einzelnen Streifen im Verhältnis zu ihrer Breite noch wesentlich länger. Die schmalen Streifen entsprechen einer sehr kurzen Gatelänge, d.h. einem sehr kurzen Driftweg

für unter einem Modulationsphotogate 1 oder 2 entstehenden Ladungsträger zu einem der Ausleseegates 4 oder 5. Die entsprechend kurzen Driftzeiten ermöglichen entsprechend schnelle Modulationssignale und führen damit zu einer hohen Bandbreite.

Um aber die Meßgenauigkeit nicht durch den Widerstand der Modulationsphotogates in ihrer Längsrichtung zu beeinträchtigen, sind parallel mehrere Modulationsanschlüsse m_1 , m_2 und m_3 jeweils im gleichen Abstand zueinander vorzugsweise von der Oberseite des Pixels her mit den jeweiligen Modulationsphotogates 1 und 2 verbunden, so daß die Modulation simultan an den jeweiligen Anschlußpunkten der Anschlußleitungen m_1 , m_2 und m_3 erfolgen kann, wobei selbstverständlich die Zahl dieser Anschlüsse entsprechend den Anforderungen und entsprechend der Länge der einzelnen Streifen angepaßt und verändert werden kann.

Alternativ oder zusätzlich kann diese Problematik dadurch gelöst werden, daß die an die Akkumulationsgates (4, 5) unmittelbar angrenzenden Modulationsphotogates auf der den Akkumulationsgates zugewandten Seite des Streifens teilweise eine streifenförmige Abdeckung von z.B. ein Viertel bis ein Drittel Modulationsphotogatebreite durch einen kontaktierenden Streifen hoher Leitfähigkeit und keiner oder sehr geringer Transparenz für die elektromagnetischen Wellen vorzugsweise in Form eines auf das Modulationsphotogate aufgetragenen Metallfilms erhalten, wobei diese Maßnahme auf die Fokussierung des Lichts im Pixelbereich durch die erfindungsgemäßen Zylinderlinsen abgestimmt wird.

Außerdem können die Modulationsphotogates 1 und 2 noch direkt einen stirnseitigen Anschluß von dem unten mit M gekennzeichneten Block her erhalten.

Figur 2 zeigt schematisch ein Pixel, welches aus zwei gleichen Pixelelementen 10, 10' zusammengesetzt ist, die jeweils im Vergleich zu dem Pixelelement 10 aus Figur 1 nur jeweils die halbe Breite haben. Der Klarheit wegen sind hier die zusätzlichen Modulationsanschlüsse m_1 , m_2 und m_3 nicht eingezeichnet, könnten jedoch selbstverständlich ebenso vorhanden sein.

Die beiden Streifenfelder dieser Pixel 10, 10' sind unmittelbar nebeneinander angeordnet, so daß in der Mitte an der Grenzfläche zwischen den beiden Pixeln 10, 10' zwei einzelne Modulationsphotogates 2 bzw. 1 nebeneinander zu liegen kommen. Jedes der Pixel 10, 10' hat seine eigene Modulationsspannungsversorgung und auch seine eigene Ausleseschaltung und eigene Ausleseleitungen. Werden die Modulationsspannungen des Pixels 10' im Verhältnis zu denen des Pixels 10 so angelegt, daß der Streifen 2 des Pixels 10 im Gegentakt zu dem Streifen 1 des Pixels 10' moduliert wird, so wirken beide Pixelelemente zusammen ebenso wie das darüber dargestellte größere Pixel 10 gemäß Figur 1. Man kann jedoch auch die Modulationsspannung des Pixels 10' um 90° phasenversetzt zu der Modulationsspannung des

Pixels 10 wählen, was einem In-Phase- und einem Quadratursignal entspricht. Dementsprechend sind hier die einzelnen Spannungen, die Modulations- und die Auswerteschaltung zusätzlich mit dem Index I für "In-Phase" und die entsprechenden Schaltungen und Spannungssymbole des Pixels 10' mit dem zusätzlichen Index Q für "Quadratur" gekennzeichnet.

Figur 3 zeigt schematisch einen konkreten physikalischen Aufbau des in Figur 2 dargestellten Doppelpixels, wobei man erkennt, daß dieses Doppelpixel auf einem gemeinsamen Substrat untergebracht ist und daß sich auch die Anordnung und Folge der einzelnen Modulationsphotogateschichten, Isolatorschichten und Akkumulationsgateschichten nicht von der Anordnung unterscheidet, die man auch bei dem größeren Pixel gemäß Figur 1 hätte. Lediglich die elektrischen Anschlüsse sind für die rechten und linken Pixelhälften vollständig voneinander getrennt, so daß es möglich ist, die Modulation der in der rechten Hälfte angeordneten Modulationsphotogates unabhängig von der Modulation der in der linken Hälfte angeordneten Modulationsphotogates zu wählen, was, wie bereits erwähnt, die Auftrennung der Signale in In-Phase- und Quadratur-Signale ermöglicht und die Vielseitigkeit des PMD-Pixel erhöht.

Figur 4 ist einfach eine Draufsicht von oben, die im wesentlichen auch der Draufsicht gemäß Figur 2 entspricht, wobei jedoch die einzelnen Streifenelemente in ihrer Länge unterbrochen dargestellt sind, um die gesamte Anordnung vergrößert darstellen zu können und wobei auch die einzelnen Anschlüsse der Modulationsphotogates an die Modulationsschaltung und auch die Anschlüsse der Ausleseschaltungen an die Akkumulationsgates 4 und 5 zusätzlich im Detail dargestellt sind.

Die Figuren 5 bis 7 zeigen eine weitere alternative Ausführungsform der Erfindung, bei welcher zwischen den Modulationsphotogates 1 und 2, wie sie bereits anhand der Figuren 1 bis 4 beschrieben wurden, zusätzlich noch ein weiteres Modulationsphotogate 3 vorgesehen ist, wobei die Schaltungssymbole jeweils rechts in den Figuren 5 bis 7 andeuten, daß dieses mittlere Modulationsphotogate auf einem konstanten Potential gehalten wird und relativ hierzu die Modulationsphotogates 1 und 2 in ihrem Potential entsprechend der Modulationsfunktion angehoben und abgesenkt werden. Dies führt zu einem insgesamt geglätteten Potentialverlauf und einer noch besseren Kanaltrennung, höherer Driftgeschwindigkeit und geringerer Modulationsleistung.

Figur 5 ist dabei eine Schnittansicht analog zu Figur 3, ohne daß jedoch hier das Pixel in mehrere Teile aufgeteilt ist. Hierbei wird eine vorteilhafte Ausführung mit einer vergrabenen n-

Schicht sowie mit im Isoliermaterial eingebetteten Modulationsgateelektroden gezeigt, die für kleinste Strukturen vorteilhaft gegenüber überlappenden Gatestrukturen ist. Figur 6 zeigt eine Ansicht von oben ähnlich Figur 4 und Figur 7 zeigt eine perspektivische Ansicht dieses Photomischdetectors PMD.

In Figur 8 erkennt man vier aus streifenförmigen Modulationsphotogates und Akkumulationsgates zusammengesetzte Pixelelemente, die jeweils eine in etwa quadratische Form haben und die zu einem insgesamt wiederum quadratischen Pixel zusammengesetzt sind, wobei die Streifen in den diagonal zueinander angeordneten Quadranten jeweils parallel zueinander verlaufen, während sie zwischen benachbarten Quadranten senkrecht zueinander verlaufen. Dadurch wird eine gegenseitige Überkopplung und Verfälschung unterschiedlicher benachbarter Modulationssignale weitgehend unterdrückt. Die Auswerteschaltungen sind dabei an diejenigen Quadratseiten verlegt, die außerhalb der quadratischen Pixelfläche angeordnet werden können. Auch hier erfolgt die Modulation der Modulationsphotogates vorzugsweise wieder mit einem Modulationsspannungssignal, welches für zwei diagonal zueinander liegenden Quadranten relativ zu den beiden anderen diagonal angeordneten Quadranten um 90° phasenversetzt ist, bzw. um eine Chipbreite T_{Chip} bei PN-Modulation verzögert ist, was wiederum zu der gleichzeitigen Messung von In-Phase- und Quadratursignalen führt. Die im Zentrum sich überschneidenden Modulationsspannungsleitungen können für 1-Quadrantenbetrieb geschlossen sein, für 2-Quadrantenbetrieb können sie nur horizontal und vertikal verbunden und für getrennten 4-Quadrantenbetrieb können sie offen sein. Es ist jedoch auch vorteilhaft, bei 4 identischen Modulationssignalen und somit vorzugsweise verbundenen Leitungen vierfach getrennt auszulesen. Die erforderlichen IQ-Wertepaare für die Laufzeitbestimmung können im 1-Quadranten-Betrieb auch im Zeitmultiplex ermittelt werden. Im alternativen Heterodynverfahren können die 4 Korrelationsfunktionen mit der Schwebungsfrequenz durchlaufen und so die Abstandsinformationen ermittelt werden.

In Figur 9 ist ein Feld von 2 x 8 Pixeln der in Figur 8 dargestellten Art gezeigt. Über jedem dieser Pixel, die hier insgesamt mit 100 bezeichnet werden, ist eine Mikrolinse 6 angeordnet, welche dazu dient, das auf die von dem gesamten Pixelfeld aufgespannte Fläche auftreffende Licht weitgehend auf die eigentlichen lichtempfindlichen Flächen der Pixel zu bündeln. Nicht dargestellt sind Streifenlinsen, die parallel zu den Streifen verlaufend auf den einzelnen Pixeln angeordnet sind und die gesamte Pixelfläche so bedecken, daß das auf die Streifenlinsen auftreffende Licht nur auf die Bereiche zwischen den Akkumulationsgates, d.h. nur auf die Modulationsphotogates konzentriert wird.

Figur 10 zeigt das Prinzip einer mit den erfindungsgemäßen Pixeln 100 ausgestatteten 3D-Kamera. Ein Generator 11, in diesem Beispiel ein PN (Pseudo Noise)-Generator, steuert einen optischen Sender, hier eine Laserdiode 12, deren Licht über eine Optik 13 auf die Oberfläche eines Objektes 7 abgebildet wird. Die Lichtintensität ist dabei mit dem Modulationssignal des Generators 11 moduliert. Das entsprechend reflektierte und gleichfalls modulierte Licht wird über eine Kameraoptik 14 auf ein Array aus Bildpixeln 100 projiziert, welche im einzelnen die Form der in Figur 8 dargestellten Pixel bzw. Photomischelemente haben können.

Diese werden mit einem Verzögerungsglied 15 mit einer einstellbaren Zeitverzögerung T_D für den I-Ausgang und mit einer zusätzlichen festen Verzögerung T_{chip} für den Q-Ausgang mit demselben Modulationssignal aus dem PN-Generator 11 wie auch die Laserdiode 12, allerdings im Gegenteil, moduliert. Das modulierte, empfangene Lichtsignal wird also zweifach je Pixel mit derselben Modulationsfunktion mittels der Modulationsphotogates korreliert, so daß sich hieraus Laufzeitinformationen und damit auch Abstandsinformationen von einzelnen Elementen der Oberfläche des Gegenstandes 7 ergeben.

Diese Tiefeninformationen werden bei der erfindungsgemäßen Ausgestaltung in Form langer schmaler Streifen auch nicht mehr durch Hell-Dunkel-Grenzen auf der Oberfläche des Gegenstandes 7 fehlinterpretiert.

In den Figuren 11 und 12 ist die Verwendung entsprechender PMD-Elemente beim hochempfindlichen Empfang optischer Signale mit Hilfe von Phasenregelkreisen, PLL und DLL, dargestellt.

Figur 11 zeigt eine optische PLL-Schaltung bzw. DLL-Schaltung mit einem PMD-Pixel als elektrooptisches Mischelement, die über eine sehr hohe Empfindlichkeit verfügt, wie sie in Lichtschranken, als PLL-Array in Laufzeitkameras, in optischen Fernsteuerungen und in Datenlichtschranken sowie für die Regeneration von Datensignalen in der optischen Nachrichtenübertragung vorteilhaft einsetzbar ist. Ein optischer PMD-PLL ist hochintegrierbar, da der übliche Empfangs-HF-Verstärker, der der Photodiode nachgeschaltet ist sowie der elektronische Mischer vollständig entfällt, weil der Photomischdetektor PMD mit der Ausleseschaltung 31 am Ausgang 34 bereits das Mischprodukt im Niederfrequenzbereich als tiefpaßgefiltertes Differenzsignal $U_A = \text{const.} \cdot (i_a - i_b)$ zur Verfügung stellt. Über ein Schleifenfilter (Loop-Filter) oder einen digitalen Regler schließt sich der Phasenregelkreis.

Er kann für viele Modulationsarten eingesetzt werden, z.B. für Sinus-, Rechteck-, Frequenz-, Phasen-Modulation und für Codemultiplex, z.B. PN-Codierung. Dabei wird der spannungsgesteuerte Generator 33 auf die zu empfangene Modulation und Taktrate eingestellt.

Wenn der Phasenregelkreis eingerastet ist, können mit einem 1/0-Entscheider 32 durch eine derartige Taktrückgewinnung Datensignale, die beim erfindungsgemäßen breitbandigen PMD an einem breitbandigen Summenausgang 35 der Ausleseschaltung 31 oder über eine parallel mit dem gleichen optischen Datensignal angesteuerte Breitband-Photodiode mit Verstärker auftreten, regeneriert werden. Dazu sind die optischen 1/0-Datensignale vorzugsweise als Return-to-Zero(RZ)-Signale codiert.

Fig. 12 zeigt einen 2Q-PMD-DLL, mit dem noch höhere Empfindlichkeiten auf der Basis eines IQ-PMD-Empfängers insbesondere mit PN-Modulation erreicht werden.

Wie in den dieser Patentanmeldung zugrundeliegenden, eingangs erwähnten Patentanmeldungen des gleichen Anmelders ausgeführt, bietet die periodische PN-Modulation beim PMD-Empfang große Vorteile, insbesondere die Möglichkeit der Mehrkanalselektivität, der Mehrzieldetektion und der höchsten Empfindlichkeit in der Phasenlaufzeitauflösung.

Erfindungsgemäß können auch PN-codierte Datensignale für Datenlichtschranken inklusive Abstandsmessung und für die optische CDMA-Datenübertragung z.B. gemäß Fig. 12 eingesetzt werden. Dabei entspricht z.B. eine logische „1“ einem normalen PN-Wort, eine logische „0“ dagegen entspricht dem invertierten PN-Wort $= \overline{PN}$, d. h. die Hell/Dunkel-Chips werden vertauscht. Im Unterschied zu Fig. 11 wird in Fig. 12 die Differenz Ausgangsspannung als Differenz der Betragsdifferenzen der Photoströme gebildet: $U_d = \text{const} \cdot (|i_a - i_b| - |i_c - i_d|)$.

Mit Hilfe des rückgewonnenen Worttaktes kann das Datensignal der PN-codierten 1/0-Datenfolge regeneriert werden, indem im Summenverstärker die Summe der Differenzen der Photoströme $U_s = \text{const} \cdot (|i_a - i_b| + |i_c - i_d|)$ jeweils über eine PN-Wortlänge mit Hilfe eines im Summenverstärker enthaltenen Kurzzeit-Integrators gebildet und im 1/0-Entscheider taktsynchron die 1/0-Entscheidung für die nachfolgenden Auswertung oder Regeneration getroffen wird.

Mit einem VCO mit Sinusmodulation für die Modulationsspannung und mit $T_{\text{chip}} = T/4$ der Sinusperiode kann auch Vektormodulation detektiert und regeneriert werden.

Patentansprüche

1. Vorrichtung zur Erfassung von Phase und Amplitude elektromagnetischer Wellen, vorzugsweise im optischen sowie im nahen Infrarot- und Ultraviolett-Bereich, mit mindestens zwei für die elektromagnetischen Wellen empfindlichen (lichtempfindlichen) Modulationsphotogates (1, 2) und diesen zugeordnete, nicht lichtempfindliche bzw. abgeschattete Akkumulationsgates (4, 5), und mit elektrischen Anschlüssen für die Modulationsphotogates (1, 2) und die Akkumulationsgates (4, 5), so daß letztere mit einer Ausleseeinrichtung und erstere mit einer Moduliereinrichtung verbindbar sind, welche das Potential der Modulationsphotogates (1, 2) relativ zueinander und relativ zu dem, vorzugsweise konstanten, Potential der Akkumulationsgates (4, 5) entsprechend einer gewünschten Modulationsfunktion anhebt und absenkt, **dadurch gekennzeichnet, daß** mehrere Modulationsphotogates (1, 2) und Akkumulationsgates (4, 5) in Form langer und schmaler, paralleler Streifen vorgesehen sind, die gruppenweise ein PMD-Pixel bilden, wobei die Akkumulationsgates als Auslesedioden mit vorzugsweise jeweils der Kathode als Ausleseelektrode ausgeführt sind.
2. Vorrichtung nach Anspruch 1, dadurch gekennzeichnet, daß die Breite der Modulationsphotogates größer ist als die Breite der Akkumulationsgates.
3. Vorrichtung nach Anspruch 1 oder 2, dadurch gekennzeichnet, daß die Breite der einzelnen Modulationsphotogates in der Größenordnung der Wellenlänge oder insbesondere für den fernen Infrarotbereich auch kleiner ist als die Wellenlänge der elektromagnetischen Strahlung, für welche die Modulationsphotogates empfindlich sind.
4. Vorrichtung nach einem der Ansprüche 1 bis 3, dadurch gekennzeichnet, daß die Streifenlänge der Modulationsphotogates (1, 2) und der Akkumulationsgates (4, 5) mehr als das Zehnfache und vorzugsweise mehr als das Fünzigfache der Wellenlänge der elektromagnetischen Strahlung betragen, für welche die Modulationsphotogates empfindlich sind.
5. Vorrichtung nach einem der Ansprüche 1 bis 4, dadurch gekennzeichnet, daß eine Mehrzahl von Modulationsphotogates paarweise parallel nebeneinander vorgesehen sind, wobei jedes der Modulationsphotogates (1, 2) eines solchen Paares mit einem

anderen Modulationsanschluß verbunden ist, so daß die Modulationsphotogates (1,2) im Gegentakt modulierbar sind, wobei zwischen einem Paar von Modulationsphotogates (1, 2) und einem nächst benachbarten weiteren Paar von Modulationsphotogates (2, 1) jeweils ein Akkumulationsgate (5, 4) angeordnet ist und wobei die jeweils einem Akkumulationsphotogate (4, 5) unmittelbar benachbarten Modulationsphotogates (1, 2) der beiden Paare derart mit den Modulationsanschlüssen verbunden bzw. elektrisch so geschaltet sind, daß ihre Modulation jeweils im Gleichtakt erfolgt.

6. Vorrichtung nach einem der Ansprüche 1 bis 5, dadurch gekennzeichnet, daß mehrere Modulationsanschlüsse (m_1 , m_2 , m_3) unter im wesentlichen gleichen Abständen entlang der Länge der Streifen angeordnet und mit den Modulationsphotogates (1, 2) verbunden sind.
7. Vorrichtung nach einem der Ansprüche 1 bis 6, dadurch gekennzeichnet, daß die an die Akkumulationsgates (4, 5) unmittelbar angrenzenden Modulationsphotogates auf der den Akkumulationsgates zugewandten Seite teilweise eine Abdeckung durch einen kontaktierenden Streifen hoher Leitfähigkeit und keiner oder sehr geringer Transparenz für die elektromagnetischen Wellen erhält.
8. Vorrichtung nach einem der Ansprüche 1 bis 7, dadurch gekennzeichnet, daß die Vorrichtung ein oder mehrere Pixelelemente aufweist, wobei ein Pixelelement aus mehreren Paaren von Modulationsgates (1, 2) und Akkumulationsgates (4, 5) besteht, wobei die Streifenrichtungen benachbarter Pixelelemente bei unterschiedlichen Modulationsspannungen vorzugsweise senkrecht zueinander ausgeführt und wobei quer zur Streifenrichtung die Enden des Pixels durch mindestens je ein Modulationsphotogate (1,2) definiert werden, welches an ein nächst innen liegendes Akkumulationsgate (4, 5) anschließt.
9. Vorrichtung nach Anspruch 8, dadurch gekennzeichnet, daß die Akkumulationsgateanschlüsse jeweils an einer Stirnseite der Streifen eines Pixels vorgesehen sind, wobei jedes zweite Akkumulationsgate mit je einer von zwei Ausleseleitungen (z.B. K+) verbunden ist und die übrigen Akkumulationsgates mit der jeweils anderen der Anschlußleitungen (entsprechend K-) verbunden sind, wobei die Ausleseleitungen zu einer Auswerteschaltung führen.

10. Vorrichtung nach Anspruch 8 oder 9, dadurch gekennzeichnet, daß zwei Pixelelemente (10, 10') mit ihren Streifen parallel und unmittelbar nebeneinander angeordnet sind, so daß die einander unmittelbar benachbarten Modulationsphotogates, die die nebeneinander angeordneten Enden bzw. Seiten der beiden Pixelelemente (10, 10') definieren, ein Paar von Modulationsphotogates (1,2) bilden, welches wahlweise im Gegentakt oder phasenversetzt modulierbar ist, wodurch entweder ein einziges Pixelelement der doppelten Größe gebildet wird oder aber zwei unabhängige Messungen, zum Beispiel eines In-Phase-Signals und eines Quadratur-Signals, mit den beiden Pixelelementen möglich ist.
11. Vorrichtung nach einem der Ansprüche 8 oder 9, dadurch gekennzeichnet, daß vier Pixelelemente in einem Rechteck angeordnet sind, wobei die Streifen der diagonal in dem Rechteck gegenüberliegenden Pixel jeweils parallel zueinander verlaufen, während die Streifen der unmittelbar benachbarten Pixelelemente senkrecht zueinander verlaufen, und wobei die Modulationsanschlüsse derart geschaltet sind, daß die Modulation benachbarter Pixelelemente (10) phasenversetzt, und zwar vorzugsweise um jeweils 90°, erfolgen kann.
12. Vorrichtung nach Anspruch 9, dadurch gekennzeichnet, daß jedes der Pixelelemente (10) jeweils eine in etwa quadratische Form hat und die vier Pixelelemente zu einem Quadrat zusammengesetzt sind, oder daß die Ecken zusätzlich so abgeschnitten werden, daß in etwa eine Oktaederform entsteht.
13. Vorrichtung nach Anspruch 12, dadurch gekennzeichnet, daß die vier Pixelelemente wahlweise einzeln (4Quadranten-Betrieb) oder zweifach diagonal zusammengefaßt (2Quadranten-Betrieb) oder vierfach zusammengefaßt (1Quadranten-Betrieb), wobei im Falle des 4Quadranten-Betriebes und des 2Quadranten-Betriebes zusätzlich der Gradient bzw. Normalenvektor des Oberflächenelementes ausgewertet wird.
14. Vorrichtung nach einem der Ansprüche 1 bis 12, dadurch gekennzeichnet, daß die Modulationsphotogates und Akkumulationsgates und die zugehörige Signalauswertungsperipherie und Modulationsperipherie teilweise on-chip teilweise als Multi-Chip-Modul in CMOS-Technologie oder in BICMOS-Technologie hergestellt sind.

15. Vorrichtung nach einem der Ansprüche 1 bis 14 dadurch gekennzeichnet, daß über den Modulationsphotogates (1,2) Streifenlinsen angeordnet sind, welche im wesentlichen das gesamte auf die Fläche eines Pixelelementes fallende Licht ausschließlich auf die Modulationsphotogates (1, 2) bündeln.
16. Vorrichtung nach einem der Ansprüche 1 bis 15, dadurch gekennzeichnet, daß mehrere Pixel in einem linienförmigen oder matrixförmigen Array angeordnet sind.
17. Vorrichtung nach einem der Ansprüche 1 bis 16, dadurch gekennzeichnet, daß in einem linienförmigen oder matrixförmigen Array sowohl PMD-Pixel mit 3D-Funktionalität als auch konventionelle CMOS-Pixel mit 2D-Funktionalität gemischt eingesetzt werden, wobei die verschiedenen, insbesondere benachbarten Pixelinformationen an eine datenfusionierende und interpolierende Vorrichtung zur Rekonstruktion des Tiefenbildes geleitet werden.
18. Vorrichtung nach Anspruch 16 und 17, dadurch gekennzeichnet, daß vorzugsweise jedem PMD-Pixel eine Mikrolinse zugeordnet ist, welche das auf das Array fallende Licht im wesentlichen auf die lichtempfindliche Fläche der einzelnen Pixel konzentriert.
19. Verwendung einer Vorrichtung nach einem der Ansprüche 1 bis 18, **dadurch gekennzeichnet, daß** die Vorrichtung als lichtempfindliches Bildaufnahmeelement in einer Kamera Verwendung findet.
20. Anwendung der Vorrichtung nach einem der Ansprüche 1 bis 18, dadurch gekennzeichnet, daß die Vorrichtung in der optischen Signalverarbeitung als frequenz- und phasenempfindliches Misch- bzw. Korrelationselement zur Signalgewinnung, -verarbeitung und Rauschunterdrückung verwendet wird.
21. Verfahren zum Betreiben einer Vorrichtung nach einem der Ansprüche 1 bis 18, **dadurch gekennzeichnet, daß** eine abzubildende Szene mit einem entsprechend einer Modulationsfunktion modulierten Licht beleuchtet wird, wobei die Modulationsphotogates (1, 2) mit derselben jetzt allerdings bipolaren bzw. Gegentakt-Modulationsfunktion moduliert werden und wobei wahlweise für eine Hälfte eines 2 Quadranten- oder 4 Quadranten-Pixels der Pixel auch eine um 90° phasenversetzte Modulation bei Sinusmodulation oder eine Bitbreite bei Rechteckmodulation oder eine Chipbreite bei PN-Modulation der Modulationsphotogatespannungen erfolgt.

22. Verwendung einer Vorrichtung nach einem der Ansprüche 1 bis 18, **dadurch gekennzeichnet, daß** die Vorrichtung in einer optischen PLL-Schaltung bzw. DLL-Schaltung Verwendung findet, die vorzugsweise hochintegriert wird und vorzugsweise in Lichtschranken, als PLL-Array in Laufzeitkameras, in optischen Fernsteuerungen und in Datenlichtschranken sowie für die Regeneration von Datensignalen in der optischen Nachrichtenübertragung mit verschiedenen Modulationsarten eingesetzt wird.
23. Verwendung einer Vorrichtung nach einem der Ansprüche 1 bis 18 und 22, **dadurch gekennzeichnet, daß** die Vorrichtung in einer optischen PLL- bzw. DLL-Schaltung mit einem 2Q-PMD-DLL auf der Basis eines IQ-PMD-Empfängers insbesondere mit PN-Modulation Verwendung findet, wobei digitale PN-codierte Datensignale zur Mehrkanalselektion, Mehrfachzieldetektion und für höchste Empfindlichkeit in der Phasenlaufzeitauflösung eingesetzt werden, wobei die Differenz Ausgangsspannung als Differenz der Betragsdifferenzen der Photoströme als $U_{\Delta} = \text{const} \cdot (|i_a - i_b| - |i_c - i_d|)$ gebildet und über ein Schleifenfilter oder einen digitalen Regler als Stellgröße des spannungsgesteuerten Multivibrators der Chipfrequenz zurückgeführt wird und wobei mit Hilfe des rückgewonnenen Worttaktes das Datensignal der PN-codierten 1/0-Datenfolge regeneriert wird, indem im Summenverstärker 41 die Summe der Differenzen der Photoströme $U_{\Sigma} = \text{const} \cdot (|i_a - i_b| + |i_c - i_d|)$ jeweils über eine PN-Wortlänge mit Hilfe eines im Summenverstärker enthaltenen Kurzzeit-Integrators gebildet wird.

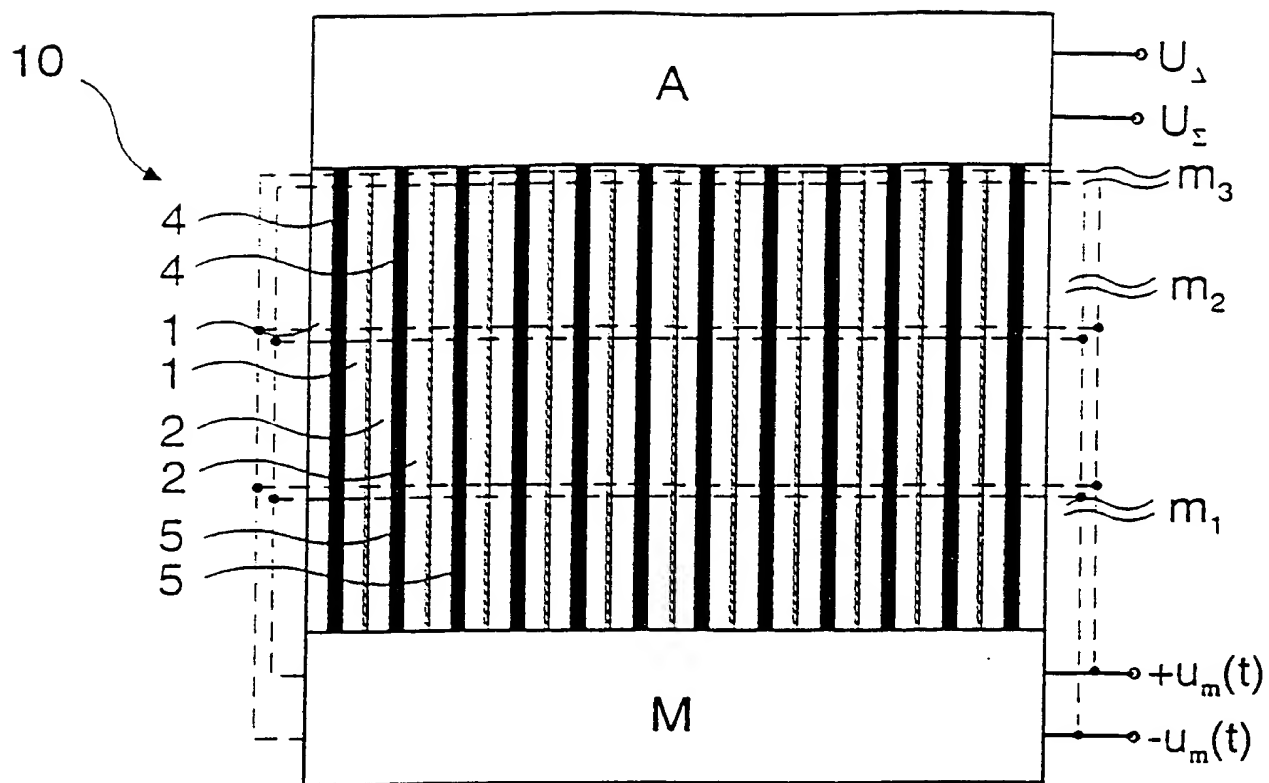


Fig. 1

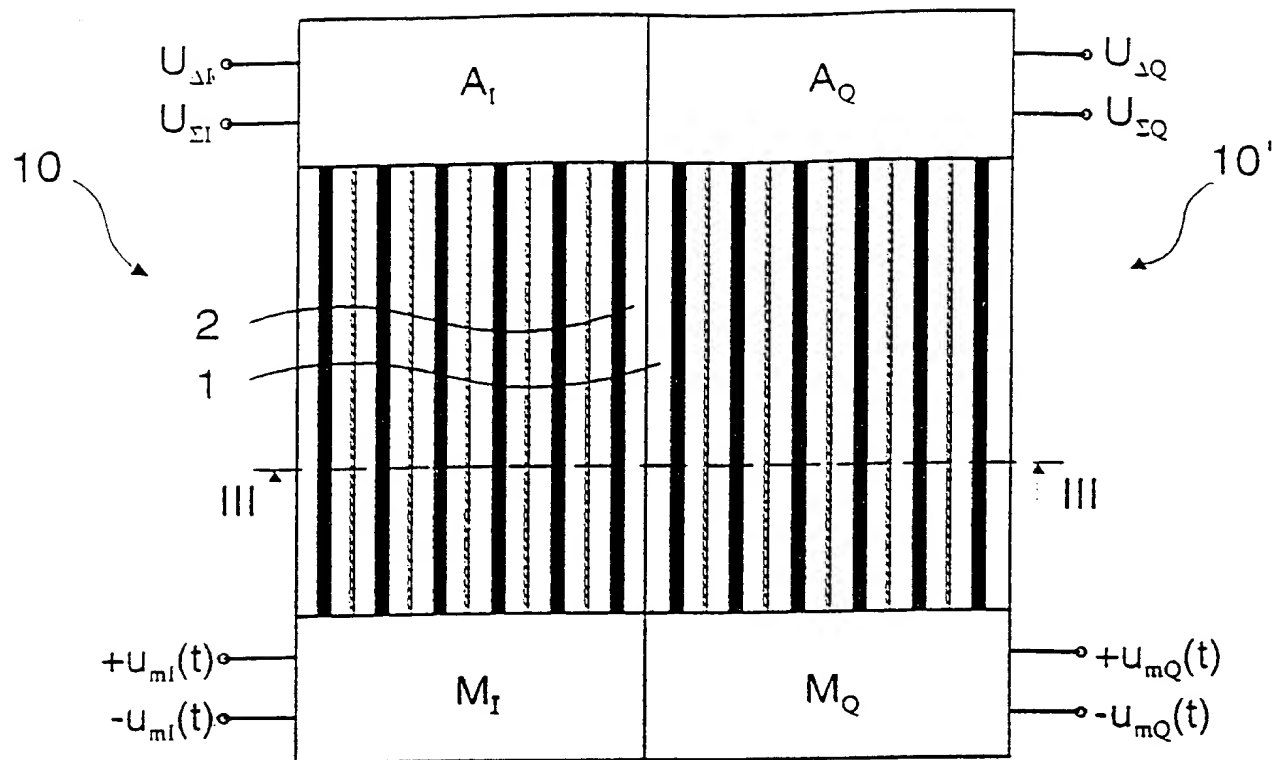


Fig. 2

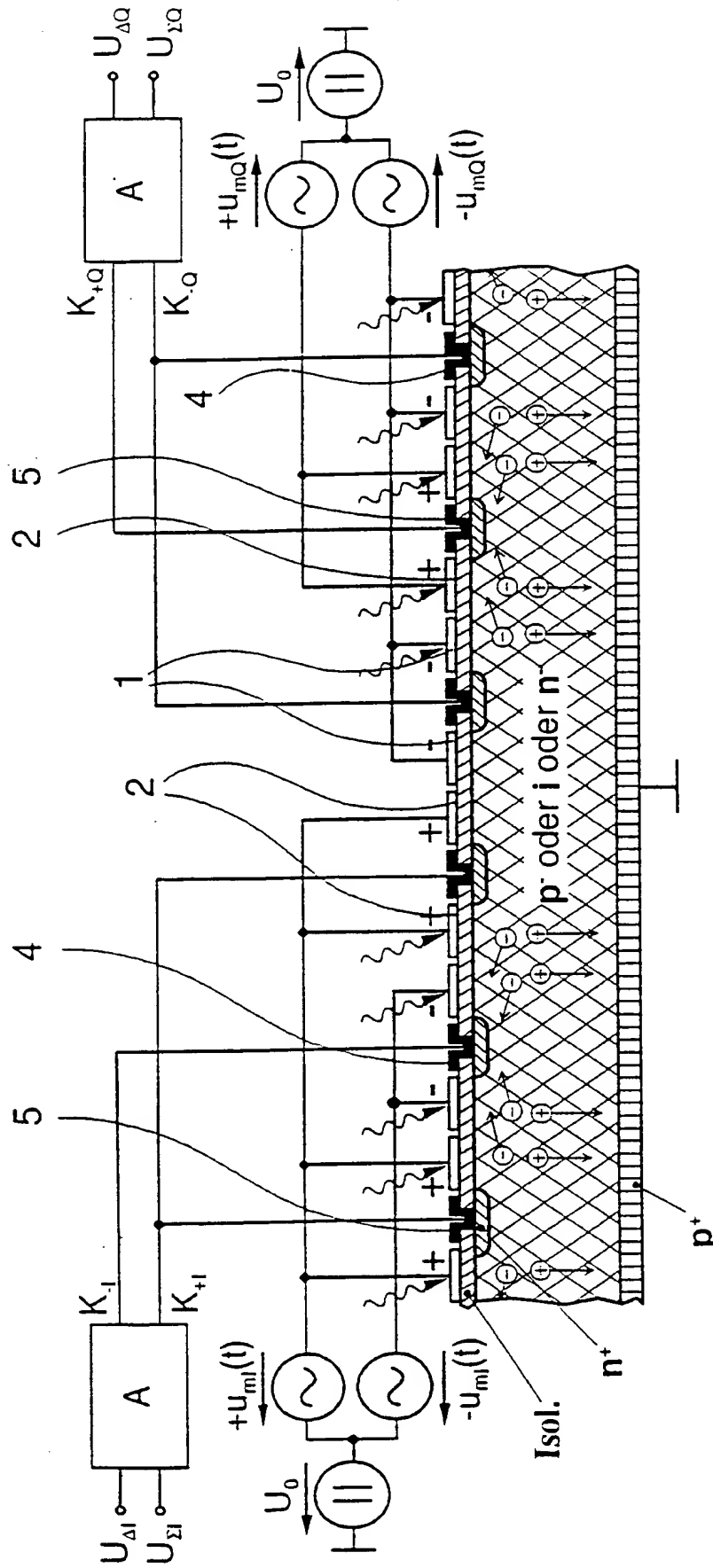


Fig. 3

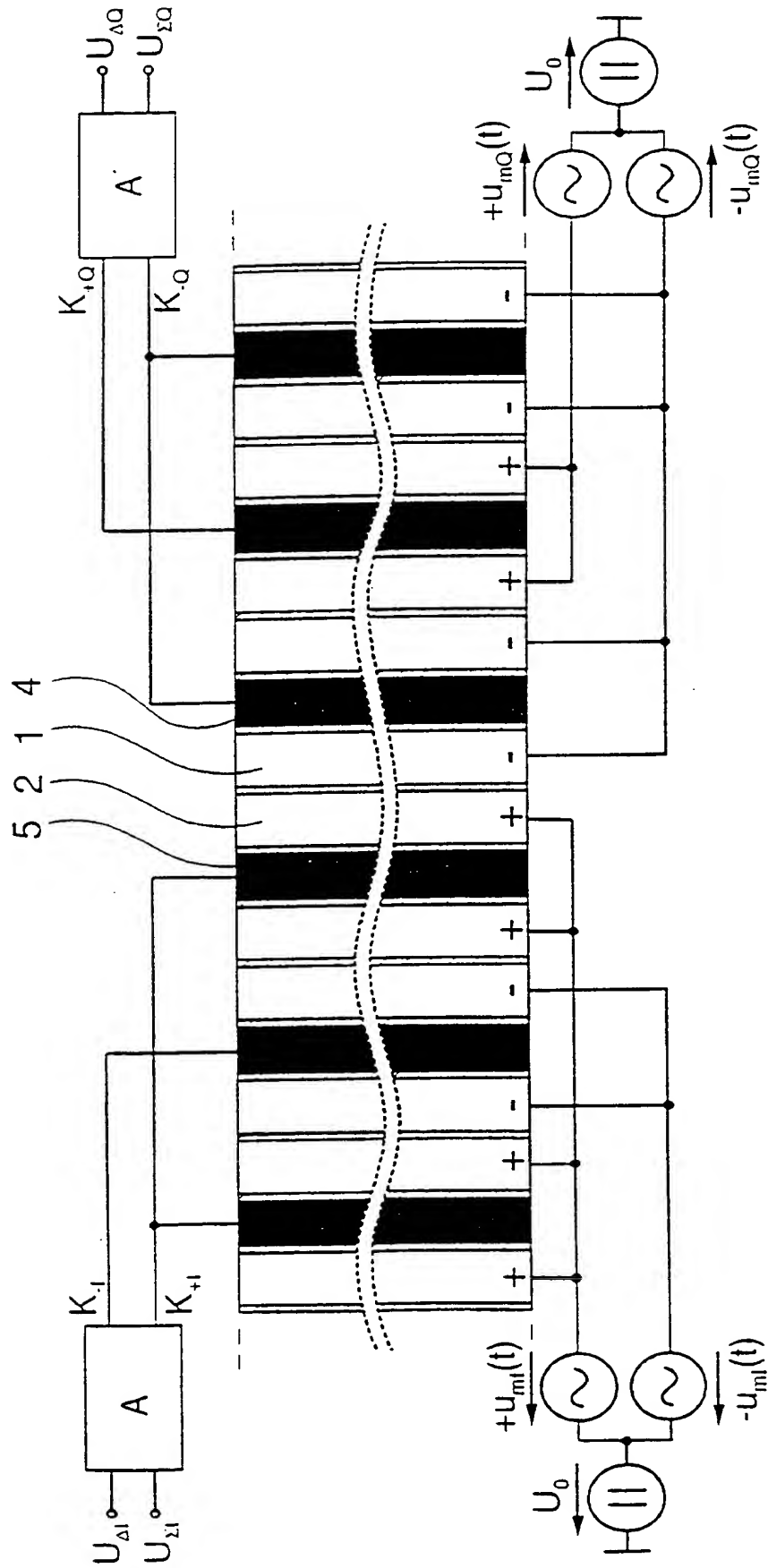


Fig. 4

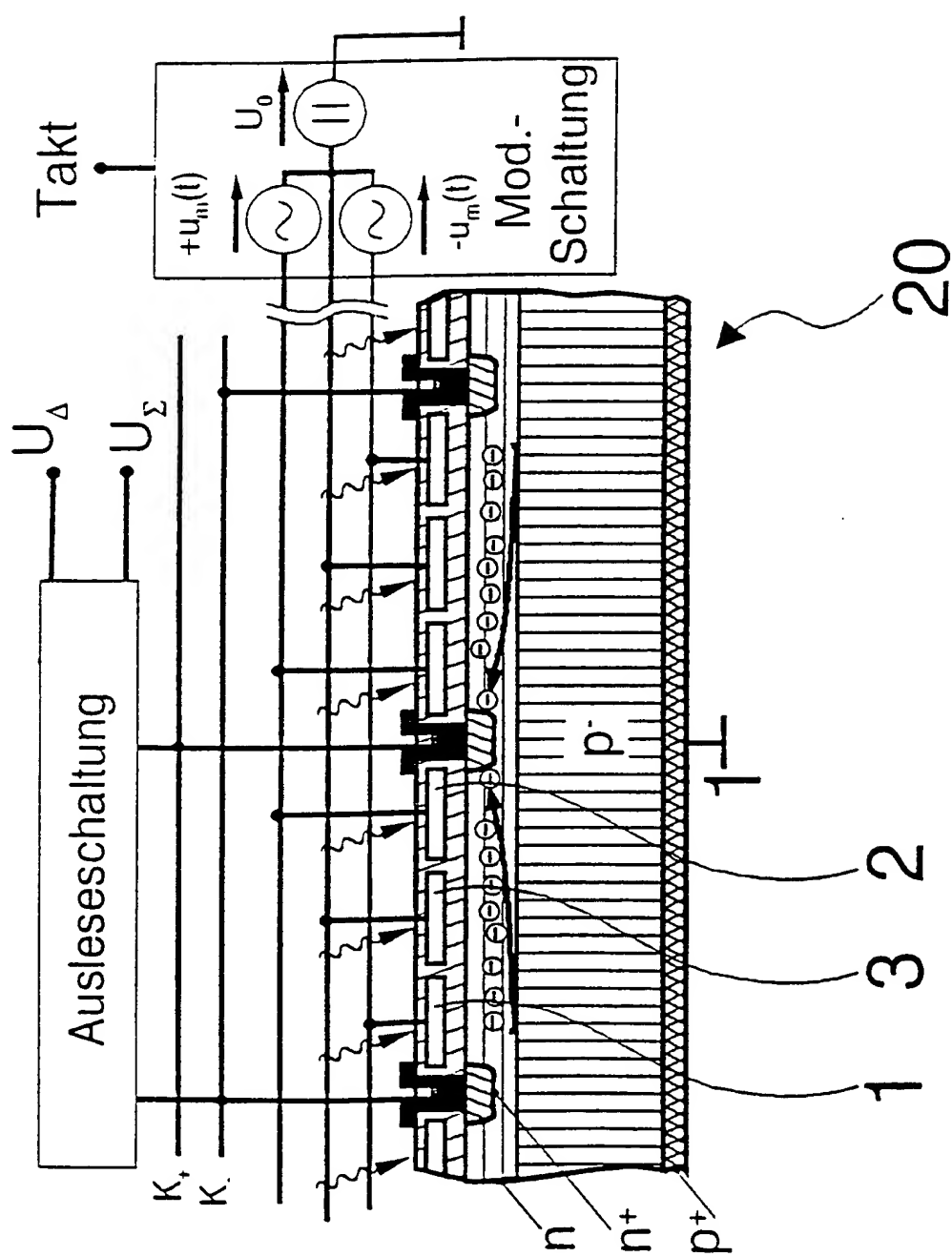


Fig. 5

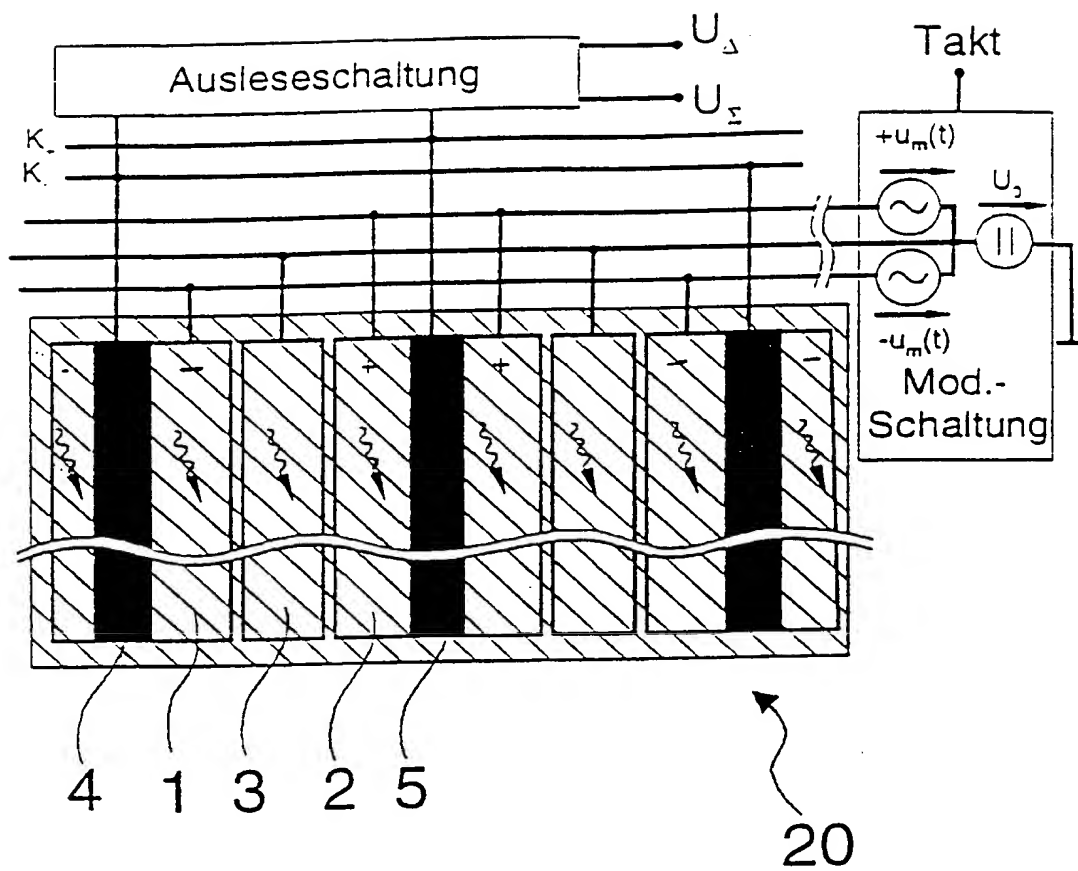


Fig. 6

7/12

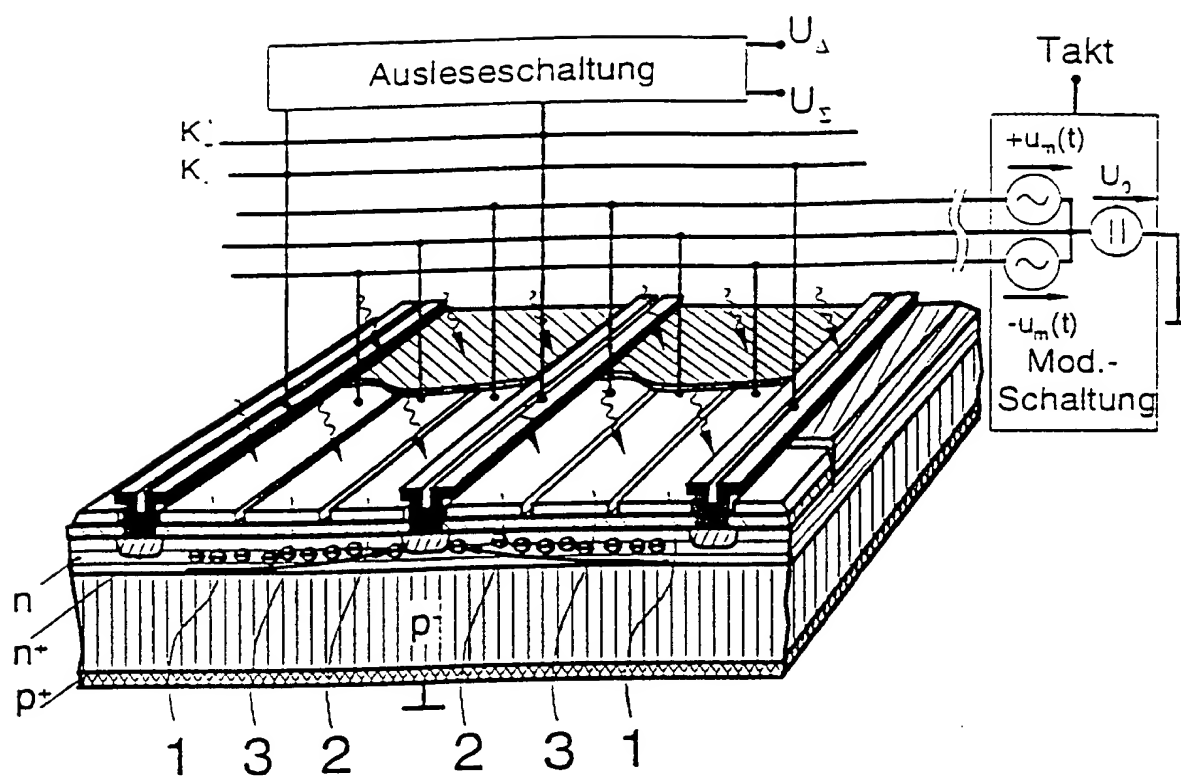


Fig. 7

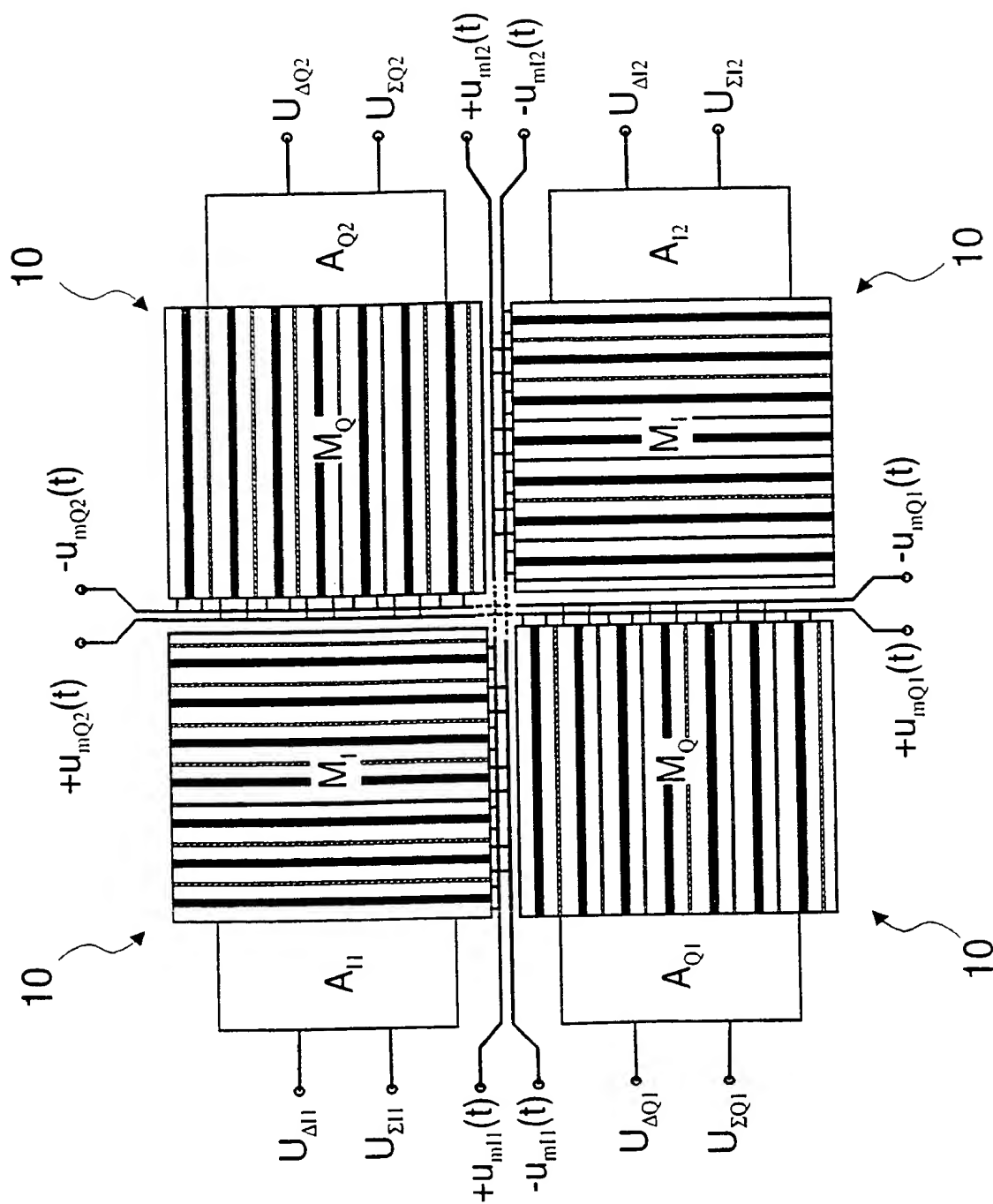


Fig. 8

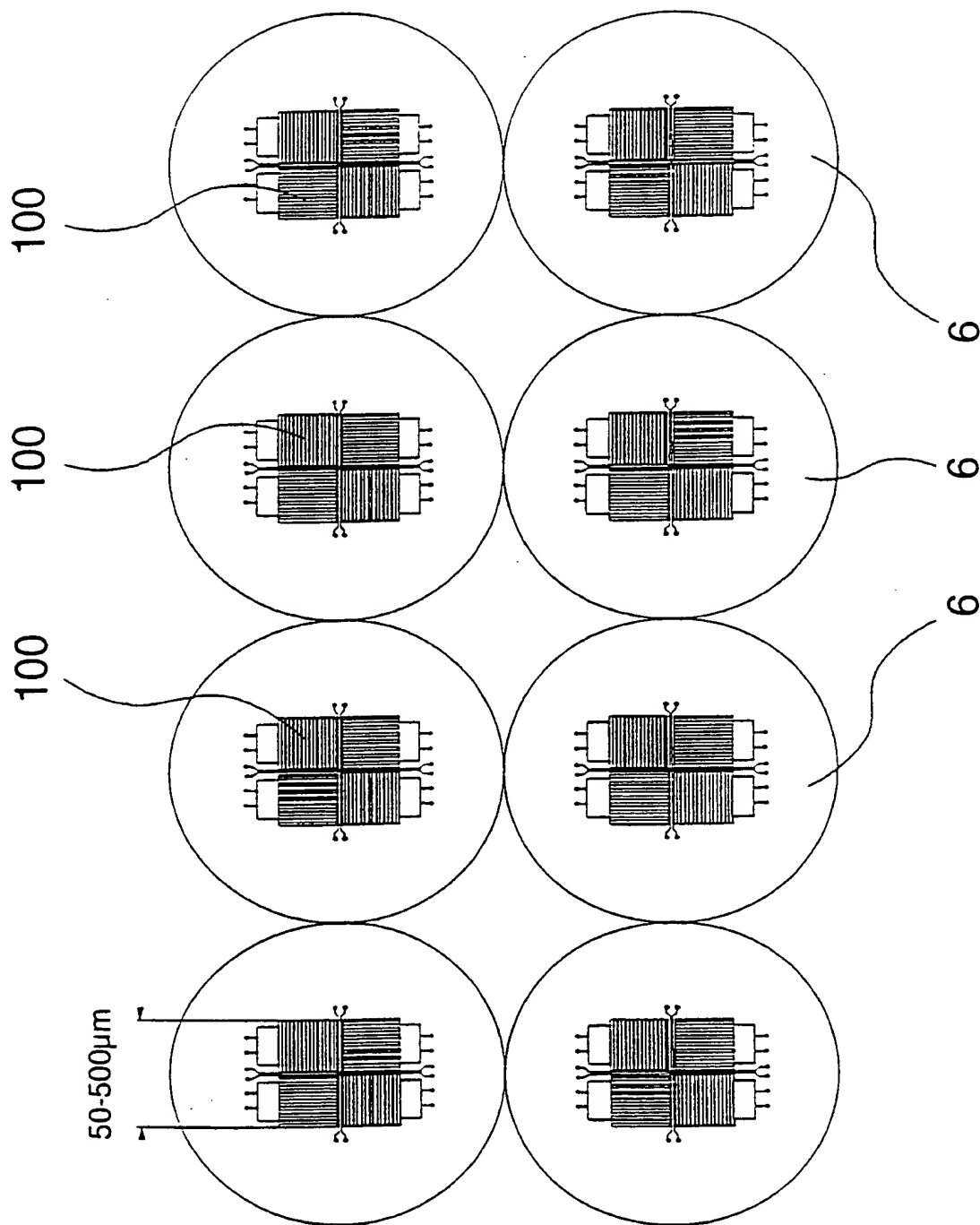


Fig. 9

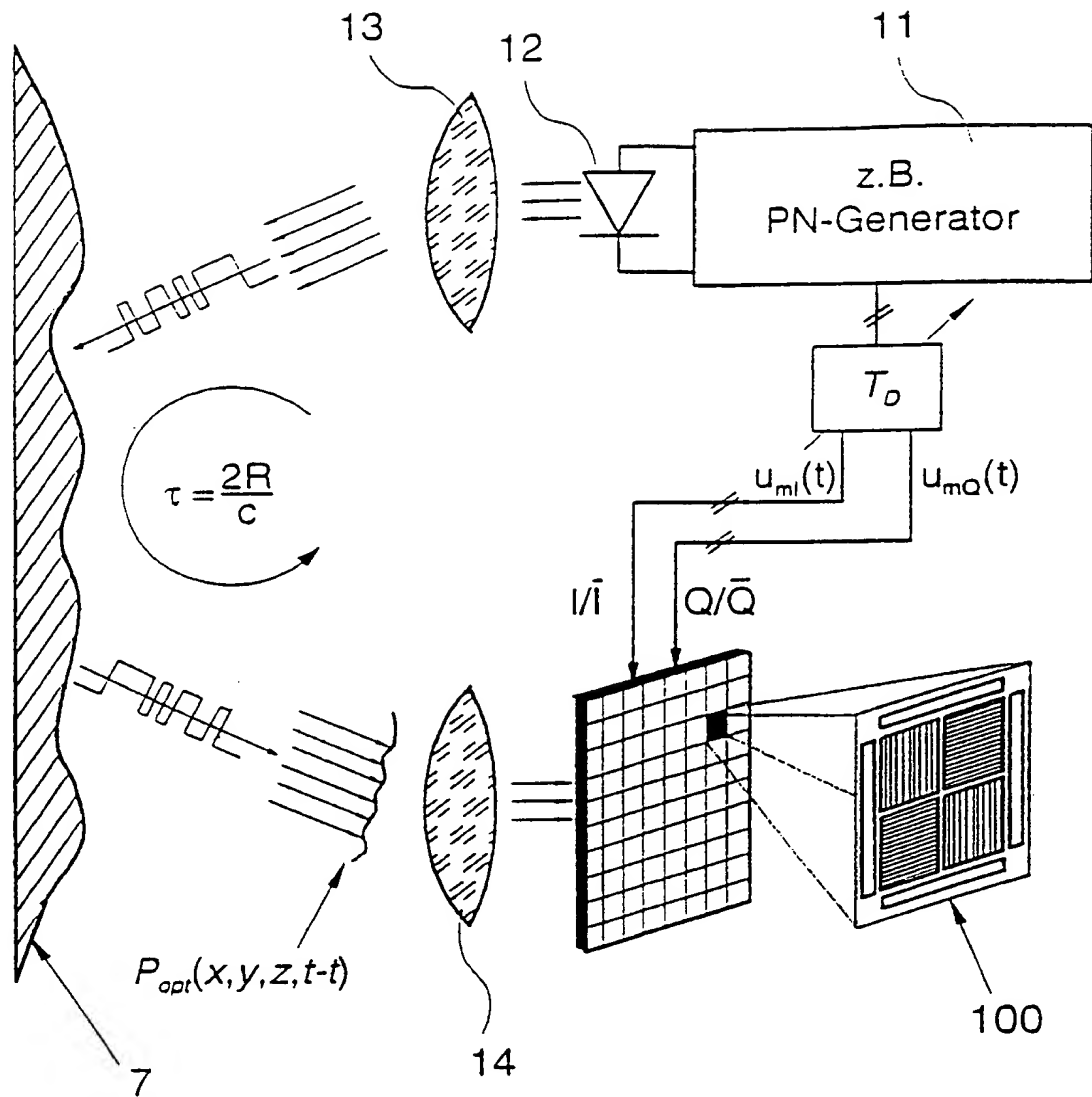


Fig. 10

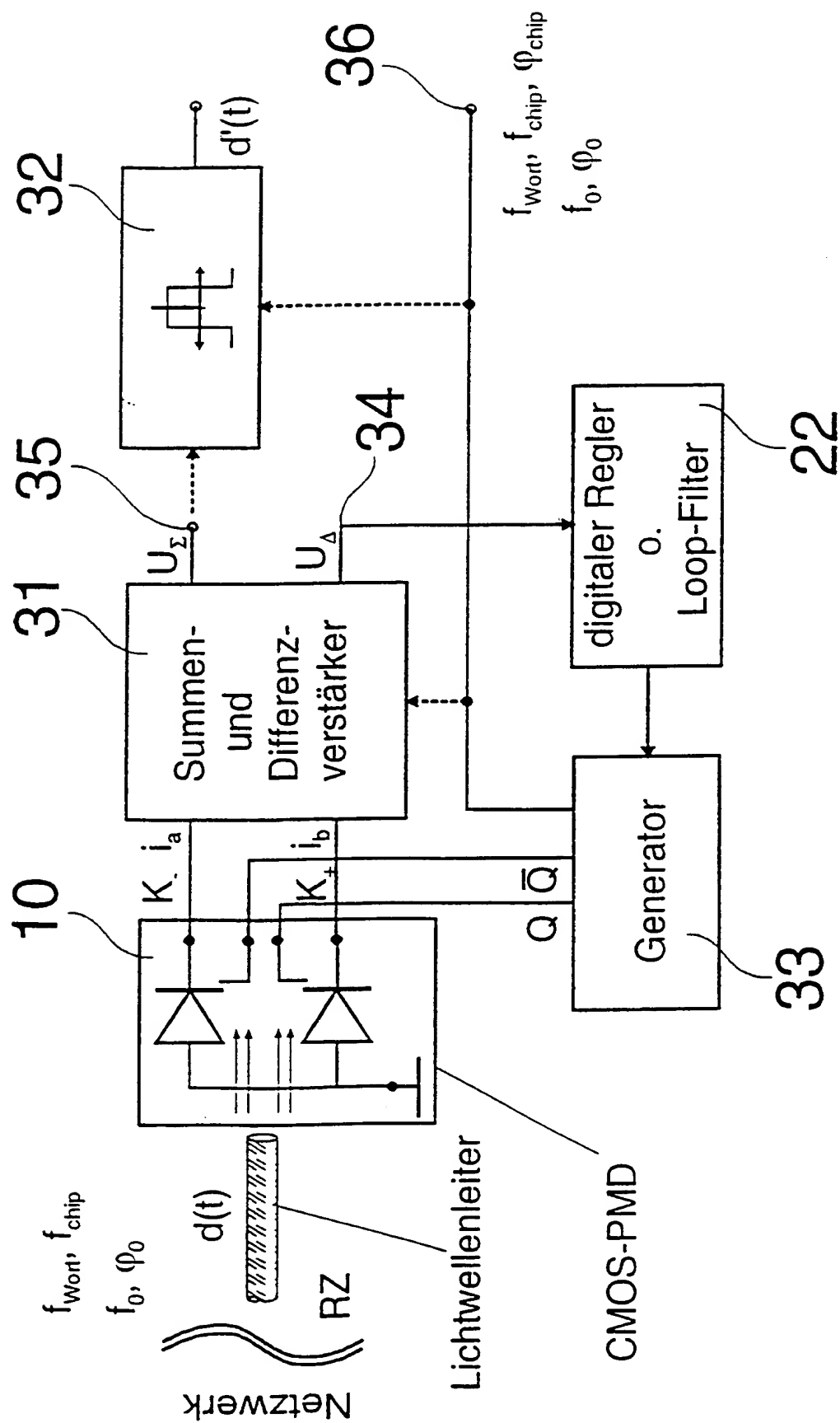


Fig. 11

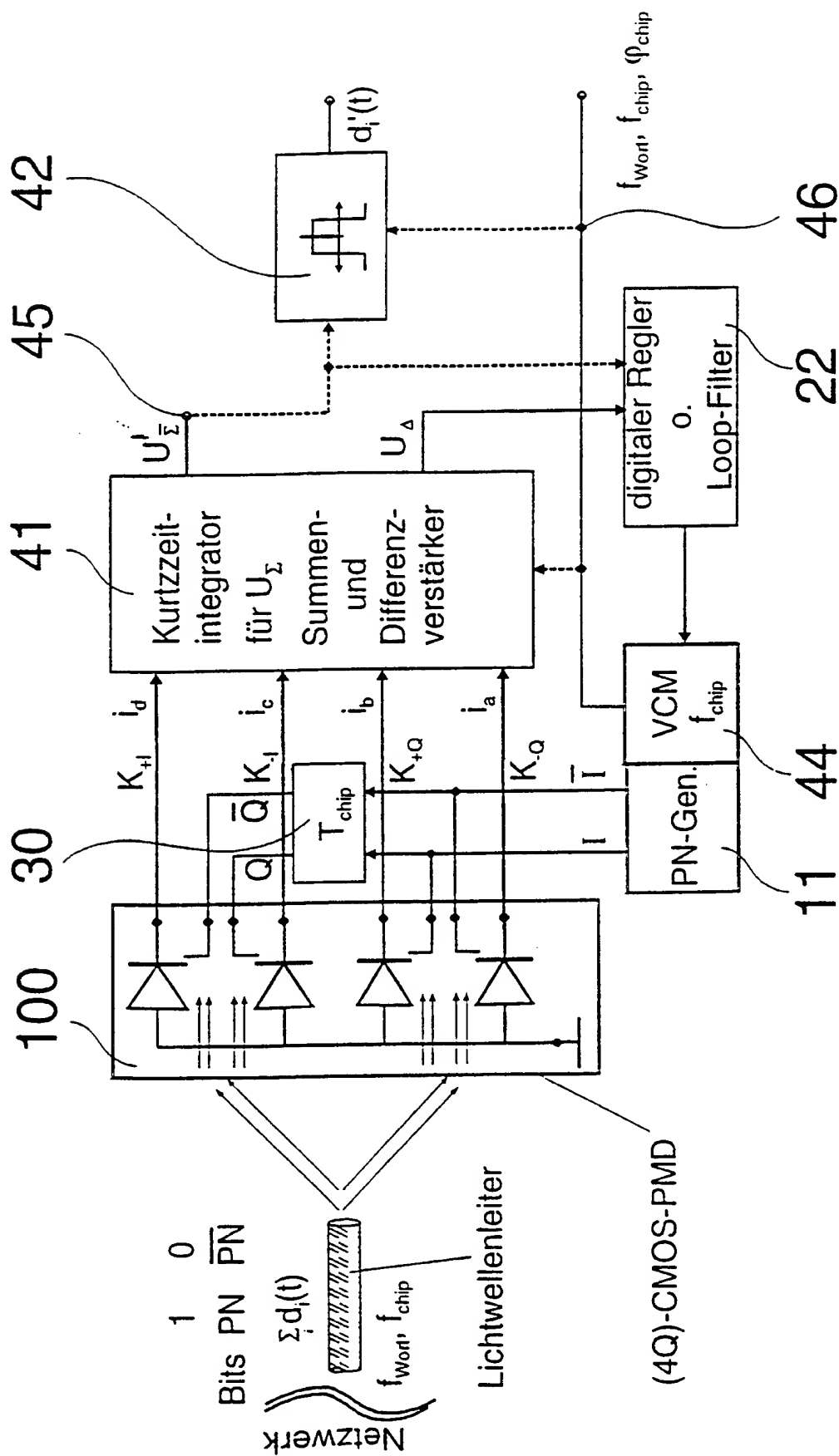


Fig. 12

INTERNATIONAL SEARCH REPORT

International Application No

PC 1/DE 99/01436

A. CLASSIFICATION OF SUBJECT MATTER
IPC 6 H01L27/146

According to International Patent Classification (IPC) or to both national classification and IPC

B. FIELDS SEARCHED

Minimum documentation searched (classification system followed by classification symbols)
IPC 6 H01L G01S G01B

Documentation searched other than minimum documentation to the extent that such documents are included in the fields searched

Electronic data base consulted during the international search (name of data base and, where practical, search terms used)

C. DOCUMENTS CONSIDERED TO BE RELEVANT

Category *	Citation of document, with indication, where appropriate, of the relevant passages	Relevant to claim No.
A	DE 197 04 496 A (SCHWARTE RUDOLF PROF DR ING) 12 March 1998 (1998-03-12) cited in the application page 2, line 3 -page 5, line 14 page 5, line 57 -page 6, line 15 page 7, line 44 -page 10, line 15	1-23
A	SPIRIG T ET AL: "THE LOCK-IN CCD - TWO-DIMENSIONAL SYNCHRONOUS DETECTION OF LIGHT" IEEE JOURNAL OF QUANTUM ELECTRONICS, vol. 31, no. 9, 1 September 1995 (1995-09-01), pages 1705-1708, XP000526180 ISSN: 0018-9197 --- -/--	22,23

☒ Further documents are listed in the continuation of box C.

☒ Patent family members are listed in annex.

* Special categories of cited documents:

"A" document defining the general state of the art which is not considered to be of particular relevance

"E" earlier document but published on or after the international filing date

"L" document which may throw doubts on priority claim(s) or which is cited to establish the publication date of another citation or other special reason (as specified)

"O" document referring to an oral disclosure, use, exhibition or other means

"P" document published prior to the international filing date but later than the priority date claimed

"T" later document published after the international filing date or priority date and not in conflict with the application but cited to understand the principle or theory underlying the invention

"X" document of particular relevance; the claimed invention cannot be considered novel or cannot be considered to involve an inventive step when the document is taken alone

"Y" document of particular relevance; the claimed invention cannot be considered to involve an inventive step when the document is combined with one or more other such documents, such combination being obvious to a person skilled in the art.

"&" document member of the same patent family

Date of the actual completion of the international search

21 October 1999

Date of mailing of the international search report

29/10/1999

Name and mailing address of the ISA

European Patent Office, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Authorized officer

Jacquin, J

INTERNATIONAL SEARCH REPORT

Information on patent family members

International Application No

PC1/DE 99/01436

Patent document cited in search report	Publication date	Patent family member(s)	Publication date
DE 19704496 A	12-03-1998	AU 4376197 A WO 9810255 A	26-03-1998 12-03-1998
US 4826312 A	02-05-1989	EP 0245448 A JP 63501395 T WO 8703140 A	19-11-1987 26-05-1988 21-05-1987

A. KLASSIFIZIERUNG DES ANMELDUNGSGEGENSTANDES
IPK 6 H01L27/146

Nach der Internationalen Patentklassifikation (IPK) oder nach der nationalen Klassifikation und der IPK

B. RECHERCHIERTE GEBIETE

Recherchierter Mindestprüfstoff (Klassifikationssystem und Klassifikationssymbole)

IPK 6 H01L G01S G01B

Recherchierte aber nicht zum Mindestprüfstoff gehörende Veröffentlichungen, soweit diese unter die recherchierten Gebiete fallen

Während der internationalen Recherche konsultierte elektronische Datenbank (Name der Datenbank und evtl. verwendete Suchbegriffe)

C. ALS WESENTLICH ANGESEHENE UNTERLAGEN

Kategorie*	Bezeichnung der Veröffentlichung, soweit erforderlich unter Angabe der in Betracht kommenden Teile	Betr. Anspruch Nr.
A	DE 197 04 496 A (SCHWARTE RUDOLF PROF DR ING) 12. März 1998 (1998-03-12) in der Anmeldung erwähnt Seite 2, Zeile 3 -Seite 5, Zeile 14 Seite 5, Zeile 57 -Seite 6, Zeile 15 Seite 7, Zeile 44 -Seite 10, Zeile 15 ---	1-23
A	SPIRIG T ET AL: "THE LOCK-IN CCD - TWO-DIMENSIONAL SYNCHRONOUS DETECTION OF LIGHT" IEEE JOURNAL OF QUANTUM ELECTRONICS, Bd. 31, Nr. 9, 1. September 1995 (1995-09-01), Seiten 1705-1708, XP000526180 ISSN: 0018-9197 --- -/--	22,23



Weitere Veröffentlichungen sind der Fortsetzung von Feld C zu entnehmen



Siehe Anhang Patentfamilie

* Besondere Kategorien von angegebenen Veröffentlichungen :

"A" Veröffentlichung, die den allgemeinen Stand der Technik definiert, aber nicht als besonders bedeutsam anzusehen ist

"E" älteres Dokument, das jedoch erst am oder nach dem internationalen Anmeldedatum veröffentlicht worden ist

"L" Veröffentlichung, die geeignet ist, einen Prioritätsanspruch zweifelhaft erscheinen zu lassen, oder durch die das Veröffentlichungsdatum einer anderen im Recherchenbericht genannten Veröffentlichung belegt werden soll oder die aus einem anderen besonderen Grund angegeben ist (wie ausgeführt)

"O" Veröffentlichung, die sich auf eine mündliche Offenbarung, eine Benutzung, eine Ausstellung oder andere Maßnahmen bezieht

"P" Veröffentlichung, die vor dem internationalen Anmeldedatum, aber nach dem beanspruchten Prioritätsdatum veröffentlicht worden ist

"T" Spätere Veröffentlichung, die nach dem internationalen Anmeldedatum oder dem Prioritätsdatum veröffentlicht worden ist und mit der Anmeldung nicht kollidiert, sondern nur zum Verständnis des der Erfindung zugrundeliegenden Prinzips oder der ihr zugrundeliegenden Theorie angegeben ist

"X" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann allein aufgrund dieser Veröffentlichung nicht als neu oder auf erfinderischer Tätigkeit beruhend betrachtet werden

"Y" Veröffentlichung von besonderer Bedeutung; die beanspruchte Erfindung kann nicht als auf erfinderischer Tätigkeit beruhend betrachtet werden, wenn die Veröffentlichung mit einer oder mehreren anderen Veröffentlichungen dieser Kategorie in Verbindung gebracht wird und diese Verbindung für einen Fachmann naheliegend ist

"&" Veröffentlichung, die Mitglied derselben Patentfamilie ist

Datum des Abschlusses der internationalen Recherche

21. Oktober 1999

Absendedatum des internationalen Recherchenberichts

29/10/1999

Name und Postanschrift der Internationalen Recherchenbehörde
Europäisches Patentamt, P.B. 5818 Patentlaan 2
NL - 2280 HV Rijswijk
Tel. (+31-70) 340-2040, Tx. 31 651 epo nl,
Fax: (+31-70) 340-3016

Bevollmächtigter Bediensteter

Jacquin, J

INTERNATIONALER RECHERCHENBERICHT

Angaben zu Veröffentlichungen, die zur selben Patentfamilie gehören

Internationales Aktenzeichen

PC 1/DE 99/01436

Im Recherchenbericht angeführtes Patentedokument	Datum der Veröffentlichung	Mitglied(er) der Patentfamilie	Datum der Veröffentlichung
DE 19704496 A	12-03-1998	AU 4376197 A	26-03-1998
		WO 9810255 A	12-03-1998
US 4826312 A	02-05-1989	EP 0245448 A	19-11-1987
		JP 63501395 T	26-05-1988
		WO 8703140 A	21-05-1987

VERTRAG ÜBER DIE INTERNATIONALE ZUSAMMENARBEIT
AUF DEM GEBIET DES PATENTWESENS

PCT

INTERNATIONALER RECHERCHENBERICHT

(Artikel 18 sowie Regeln 43 und 44 PCT)

Aktenzeichen des Anmelders oder Anwalts schwar9801.pct	WEITERES VORGEHEN siehe Mitteilung über die Übermittlung des internationalen Recherchenberichts (Formblatt PCT/ISA/220) sowie, soweit zutreffend, nachstehender Punkt 5	
Internationales Aktenzeichen PCT/DE 99/ 01436	Internationales Anmeldedatum (Tag/Monat/Jahr) 10/05/1999	(Frühester) Prioritätsdatum (Tag/Monat/Jahr) 18/05/1998
Anmelder SCHWARTE, Rudolf		

Dieser internationale Recherchenbericht wurde von der internationalen Recherchenbehörde erstellt und wird dem Anmelder gemäß Artikel 18 übermittelt. Eine Kopie wird dem internationalen Büro übermittelt.

Dieser internationale Recherchenbericht umfaßt insgesamt 4 Blätter.

☒ Darüber hinaus liegt ihm jeweils eine Kopie der in diesem Bericht genannten Unterlagen zum Stand der Technik bei.

1. Grundlage des Berichts

a. Hinsichtlich der Sprache ist die internationale Recherche auf der Grundlage der internationalen Anmeldung in der Sprache durchgeführt worden, in der sie eingereicht wurde, sofern unter diesem Punkt nichts anderes angegeben ist.

☐ Die internationale Recherche ist auf der Grundlage einer bei der Behörde eingereichten Übersetzung der internationalen Anmeldung (Regel 23.1 b)) durchgeführt worden.

b. Hinsichtlich der in der internationalen Anmeldung offenbarten Nucleotid- und/oder Aminosäuresequenz ist die internationale Recherche auf der Grundlage des Sequenzprotokolls durchgeführt worden, das

☐ in der internationalen Anmeldung in schriftlicher Form enthalten ist.

☐ zusammen mit der internationalen Anmeldung in computerisierbarer Form eingereicht worden ist.

☐ bei der Behörde nachträglich in schriftlicher Form eingereicht worden ist.

☐ bei der Behörde nachträglich in computerisierbarer Form eingereicht worden ist.

☐ Die Erklärung, daß das nachträglich eingereichte schriftliche Sequenzprotokoll nicht über den Offenbarungsgehalt der internationalen Anmeldung im Anmeldezeitpunkt hinausgeht, wurde vorgelegt.

☐ Die Erklärung, daß die in computerisierbarer Form erfaßten Informationen dem schriftlichen Sequenzprotokoll entsprechen, wurde vorgelegt.

2. ☐ Bestimmte Ansprüche haben sich als nicht recherchierbar erwiesen (siehe Feld I).

3. ☐ Mangelnde Einheitlichkeit der Erfindung (siehe Feld II).

4. Hinsichtlich der Bezeichnung der Erfindung

☒ wird der vom Anmelder eingereichte Wortlaut genehmigt.

☐ wurde der Wortlaut von der Behörde wie folgt festgesetzt:

5. Hinsichtlich der Zusammenfassung

☐ wird der vom Anmelder eingereichte Wortlaut genehmigt.

☒ wurde der Wortlaut nach Regel 38.2b) in der in Feld III angegebenen Fassung von der Behörde festgesetzt. Der Anmelder kann der Behörde innerhalb eines Monats nach dem Datum der Absendung dieses internationalen Recherchenberichts eine Stellungnahme vorlegen.

6. Folgende Abbildung der Zeichnungen ist mit der Zusammenfassung zu veröffentlichen: Abb. Nr. 1

☒ wie vom Anmelder vorgeschlagen

☐ weil der Anmelder selbst keine Abbildung vorgeschlagen hat.

☐ weil diese Abbildung die Erfindung besser kennzeichnet.

☐ keine der Abb.

Feld III

WORTLAUT DER ZUSAMMENFASSUNG (Fortsetzung von Punkt 5 auf Blatt 1)

Die vorliegende Erfindung betrifft eine Vorrichtung zum Erfassen von Phase und Amplitude elektromagnetischer Wellen, mit mindestens zwei für die elektromagnetischen Wellen empfindlichen Modulationsphotogates (1,2) und diesen zugeordnete, nicht lichtempfindliche Akkumulationsgates (4,5), und mit elektrischen Anschlüssen für die Modulationsphotogates (1,2) und die Akkumulationsgates (4,5), so dass letztere mit einer Ausleseeinrichtung und erstere mit einer Moduliereinrichtung verbindbar sind, welche das Potential der Modulationsphotogates (1,2) relativ zueinander und relativ zu dem, vorzugsweise konstanten, Potential der Akkumulationsgates (4,5) entsprechend einer gewünschten Modulationsfunktion anhebt und absenkt. Es wird erfindungsgemäss vorgeschlagen, dass mehrere Modulationsphotogates (1,2) und Akkumulationsgates (4,5) in Form langer und schmaler, paralleler Streifen vorgesehen sind, die gruppenweise ein PMD-Pixel bilden.